

A circular black and white stamp. The text "OIP" is at the top, "AUG 02 2001" is in the center, and "PATENT &amp; TRADEMARK OFFICE" is at the bottom. The number "5020" is written vertically on the right side of the stamp.

2661  
2  
ap  
8/9

RECEIVED  
AUG 03 2001  
Technology Center 2600

**Examiner: NYA**

**Group Art Unit: 2661**

August 1, 2001

CLAIM TO PRIORITY

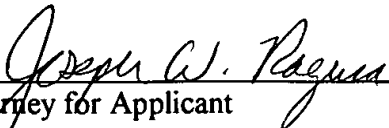
Applicant hereby claims priority under the International Convention and all rights to which he is entitled under 35 U.S.C. § 119 based upon the following Japanese Priority Application:

**A certified copy of the priority document is enclosed.**

Applicant's undersigned attorney may be reached in our New York office by

telephone at (212) 218-2100. All correspondence should continue to be directed to our address given below.

Respectfully submitted,

  
\_\_\_\_\_  
Attorney for Applicant

Registration No. 38,586

FITZPATRICK, CELLA, HARPER & SCINTO  
30 Rockefeller Plaza  
New York, New York 10112-3801  
Facsimile: (212) 218-2200  
189207v1



09/816458  
GAC2661

translation of the front page of the priority document of  
Japanese Patent Application No. 2000-089302)

PATENT OFFICE  
JAPANESE GOVERNMENT

RECEIVED  
AUG 03 2001  
Technology Center 2600

This is to certify that the annexed is a true copy of the  
following application as filed with this Office.

Date of Application: March 28, 2000

Application Number : Patent Application 2000-089302

Applicant(s) : Canon Kabushiki Kaisha

April 20 2001

Commissioner,  
Patent Office

Kouzo OIKAWA

Certification Number 2001-3033049



CFM 2154 VS  
09/816,458  
G-AU 2661

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年 3月28日

出 願 番 号

Application Number:

特願2000-089302

出 願 人

Applicant(s):

キヤノン株式会社

RECEIVED

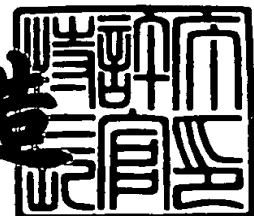
AUG 03 2001

Technology Center 2600

2001年 4月20日

特 許 庁 長 官  
Commissioner,  
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3033049

【書類名】 特許願

【整理番号】 4126028

【提出日】 平成12年 3月28日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 13/00

【発明の名称】 情報信号処理装置及び情報信号処理方式並びに記憶媒体

【請求項の数】 17

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社  
社内

【氏名】 福長 耕司

【特許出願人】

【識別番号】 000001007

【氏名又は名称】 キヤノン株式会社

【代理人】

【識別番号】 100076428

【弁理士】

【氏名又は名称】 大塚 康徳

【電話番号】 03-5276-3241

【選任した代理人】

【識別番号】 100101306

【弁理士】

【氏名又は名称】 丸山 幸雄

【電話番号】 03-5276-3241

【選任した代理人】

【識別番号】 100115071

【弁理士】

【氏名又は名称】 大塚 康弘

【電話番号】 03-5276-3241

【手数料の表示】

【予納台帳番号】 003458

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0001010

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 情報信号処理装置及び情報信号処理方法並びに記憶媒体

【特許請求の範囲】

【請求項 1】 通信制御ネットワークに接続される情報信号処理装置であって、

上位プロトコルの種別にかかわらず、予め定められたイベント指示を受信するイベント受信手段を有し、

前記イベント受信手段に対するイベント指示の受信が行われた場合、受信された指示に対応したイベントを発生することを特徴とする情報信号処理装置。

【請求項 2】 前記通信制御ネットワークを、IEEE 1394 に準拠した通信制御バスとすることを特徴とする請求項 1 記載の情報信号処理装置。

【請求項 3】 前記イベント受信手段は、

予め定められたアドレスをレジスタとして使用し、前記レジスタは IEEE 1394 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間の内コア CSR アーキテクチャレジスタ空間に配置することを特徴とする請求項 2 記載の情報信号処理装置。

【請求項 4】 前記イベント受信手段は、

予め定められたアドレスをレジスタとして使用し、前記レジスタは IEEE 1394 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間のシリアルバスレジスタ空間に配置することを特徴とする請求項 2 記載の情報信号処理装置。

【請求項 5】 前記イベントを使用者に報知する報知手段を更に有することを特徴とする請求項 1 乃至請求項 4 のいずれかに記載の情報信号処理装置。

【請求項 6】 前記イベント指示は、音を出さないイベント指示、連続して音を出すイベント指示、あるいは途切れた音を出すイベント指示のいずれかのイベント指示を含むことを特徴とする請求項 1 乃至請求項 5 のいずれかに記載の情報信号処理装置。

【請求項 7】 前記イベント指示は、光を出さないイベント指示、連続して光を出すイベント指示、あるいは光を点滅するイベント指示のいずれかのイベン

ト指示を含むことを特徴とする請求項 1 乃至請求項 6 のいずれかに記載の情報信号処理装置。

【請求項 8】 前記イベント指示は、電源制御を行なわないイベント指示、電源をオンとするイベント指示、あるいは電源をオフとするイベント指示のいずれかのイベント指示を含むことを特徴とする請求項 1 乃至請求項 7 のいずれかに記載の情報信号処理装置。

【請求項 9】 通信制御ネットワークに接続される情報信号処理装置における信号処理方法であって、

上位プロトコルの種別に関わらず、予め定められたイベントに対する指示の受信があると、該受信に対応したイベントを発生することを特徴とする情報信号処理方法。

【請求項 1 0】 前記通信制御ネットワークは I E E E 1 3 9 4 に準拠した通信制御バスであることを特徴とする請求項 9 記載の情報信号処理方法。

【請求項 1 1】 前記予め定められたイベントに対する指示の受信において、  
、  
予め定められたアドレスをレジスタとして使用し、前記レジスタは I E E E 1 3 9 4 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間の内コア C S R アーキテクチャレジスタ空間に配置することを特徴とする請求項 1 0 記載の情報信号処理方法。

【請求項 1 2】 前記予め定められたイベントに対する指示の受信において、  
、  
予め定められたアドレスをレジスタとして使用し、前記レジスタは I E E E 1 3 9 4 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間のシリアルバスレジスタ空間に配置することを特徴とする請求項 1 0 記載の情報信号処理方法。

【請求項 1 3】 前記イベントを使用者に報知することを特徴とする請求項 9 乃至請求項 1 2 のいずれかに記載の情報信号処理方法。

【請求項 1 4】 前記イベント指示は、音を出さないイベント指示、連続して音を出すイベント指示、あるいは途切れた音を出すイベント指示のいずれかの

イベント指示を含むことを特徴とする請求項 9 乃至請求項 1 3 のいずれかに記載の情報信号処理方法。

【請求項 1 5】 前記イベント指示は、光を出さないイベント指示、連続して光を出すイベント指示、あるいは光を点滅するイベント指示のいずれかのイベント指示を含むことを特徴とする請求項 9 乃至請求項 1 4 のいずれかに記載の情報信号処理方法。

【請求項 1 6】 前記イベント指示は、電源制御を行なわないイベント指示、電源をオンとするイベント指示、あるいは電源をオフとするイベント指示のいずれかのイベント指示を含むことを特徴とする請求項 9 乃至請求項 1 5 のいずれかに記載の情報信号処理方法。

【請求項 1 7】 前記請求項 1 から請求項 1 6 のいずれか 1 項に記載の機能を実現するコンピュータプログラム列。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は通信制御ネットワークに接続される情報信号処理装置及び情報信号処理方法に関し、例えば、IEEE 1 3 9 4 に準拠した通信制御バスに接続される情報信号処理装置及び情報信号処理方法に関するものである。

【0 0 0 2】

【従来の技術】

IEEE 1 3 9 4 のようなシリアルバスインタフェースでは、いわゆるセントロニクス仕様のパラレルインターフェースのようなホストコンピュータと端末機（デバイス）との 1 対 1 接続の形態と異なり、複数のデバイス、例えばデジタルビデオ装置（DV）やデジタルカメラ装置（DC）、ホストコンピュータ、スキャナ、VTRなどを同時に接続する事が可能であり、シリアルバスの規格の一つである IEEE 1 3 9 4 規格のようなこれら複数デバイスの接続によるデータ通信ネットワークシステム、家庭内ネットワークなどが提唱されてきている。

【0 0 0 3】

これらネットワークに接続されるデバイスは様々であり、異なるメーカーの不特

定多数のデバイスが接続される可能性がある。

【0004】

IEEE 1394-1995によればIEEE 1394に準拠したシリアルバスアドレス指定方法により、ひとつの1394に準拠したバス（以下「ローカルバス」と称す。）には最大63個のノードが接続可能である。また、10ビットのアドレススペースをバスを特定するバスID指定用に定義することにより、1023個のバスが相互接続可能となっている。そして、ケーブル環境の場合、各デバイスを構成する情報信号処理装置（以下「ノード」と称す。）間のケーブルは最大4.5mとなっている。

【0005】

最大接続が可能な63個のデバイス以上のデバイスをIEEE 1394により接続しようとした場合、あるいは遠隔地に配置される複数のIEEE 1394バスを互いに接続しようとする場合の技術的な制約を解消する為には、一般的にいわれる「1394ブリッジ」と呼ばれるデバイスが使用される。この1394ブリッジを中継して複数のIEEE 1394ローカルバス同士を接続することにより、異なるローカルバスに接続されているデバイス間でデータ通信が可能となる。

【0006】

IEEE 1394の場合、バス構成に変化があったとき、例えばデバイスノードの挿抜や電源のON/OFFなどによるノード数の増減、ネットワーク異常等によるハード検出による起動、プロトコルからのホスト制御などによる直接命令などによって変化が生じて、新たなネットワーク構成を認識する必要があるとき、変化を検知した各ノードはバス上にバスリセット信号を送信して、新たなネットワーク構成を認識するモードを実行する。

【0007】

このバスリセット信号はローカルバス上の他のノードに伝達され、最終的にすべてのノードがバスリセット信号を検知した後、バスリセットが起動となる。バスリセットが起動するとデータ転送は一時中断され、この間のデータ転送は待たされ、終了後、新しいネットワーク構成のもとで再開される。

## 【 0 0 0 8 】

一方、IEEE 1394バスに接続されるデバイスの場合、転送プロトコル中の物理レイヤ、データリンクレイヤはIEEE 1394で定義されているものの、その上位レイヤに関しては、デバイスの用途やアプリケーションに応じて様々な上位プロトコルが定義、実装されている。

## 【 0 0 0 9 】

これらIEEE 1394の上位プロトコルは、IEEE 1394バスを使い特定デバイスとデータ通信を行なう際のコネクション樹立方法、リソース管理方法、アプリケーションデータの送受方法、データ転送終了時のコネクション破棄方法、そしてエラー状態からの復帰と共にIEEE 1394の特徴であるバスリセット時の復帰方法、またはバスリセット前後のプロトコルの取り決めに関する定義がなされている。

## 【 0 0 1 0 】

上位プロトコルの一例であるDPP (Direct Print Protocol)の場合、バスリセットが発生した場合にはデータ転送開始にあたりコネクションを樹立した側のデバイスがリセットコマンドの発行を行い、もう一方のデバイスはそのコマンドを受信後確認応答を行うことにより、データ転送再開が行なわれる仕組みが定義されている。

## 【 0 0 1 1 】

またAV/Cプロトコルの場合、一方のノードが発行したAV/Cコマンドを受信したノードが応答を送出する前にバスリセットが発生した際には、そのコマンド自体が無効となりコマンド発行側も応答を期待してはならないという取り決めがある。

## 【 0 0 1 2 】

このようにIEEE 1394バスリセット発生時にはデータ転送が一時中断され、バスリセット前後のトポロジーに変化が生じる為、上位プロトコル層はこれら状況変化に対応する必要があり、バスリセット発生時のデータ送信側、データ受信側双方の対処方法がプロトコル規格上定義されている。これによりバスリセットが発生した場合、同一の上位プロトコルが実装されているデバイス間のデー

タ転送においてはデータ送信側、受信側が定義された適切な処理をバスリセット前後に行なう為、影響を受けることなくデータ転送を継続することが可能となる。

#### 【0013】

##### 【発明が解決しようとする課題】

しかしながら、IEEE 1394を用いたバスにおいては、複数の機器が同じバス上に接続されたり、同じ機器が複数接続されることも考えられる。ユーザーはそのような複数の機器が接続された環境で自分が所望とする機器を特定することが困難になる。そのような機器を画面上で表示するような場合でも、同一機器が複数あったり、結線の状況がユーザーには分かりにくいため、自分が使いたい機器を直感的に知ることが困難な場合が起こっていた。

#### 【0014】

また、これを解決するために上位プロトコルを用いて行なうことが出来る。しかし上位プロトコルにおいては特定のイベントを特定の機器に対して行なうことは、そのような動作を規定することで可能となるが、他のプロトコルではそのような規定が無かったり、すでに決っているプロトコルでは後から追加が出来なかったり、そのような操作が出来なかったりする可能性がある。これにより、あるプロトコルでは可能であるが、他のプロトコルでは出来ないということも起こりうる。

#### 【0015】

これらの問題は、前述したIEEE 1394に準拠したネットワーク以外のネットワークにおいても同様に発生する問題点である。

#### 【0016】

##### 【課題を解決するための手段】

本発明は上述した課題を解決することを目的としてなされたもので、上述した課題を解決する一手段として例えば以下の構成を備える。

#### 【0017】

即ち、通信制御ネットワークに接続される情報信号処理装置であって、上位プロトコルの種別にかかわらず、予め定められたイベント指示を受信するイベント

受信手段を有し、前記イベント受信手段に対するイベント指示の受信が行われた場合、受信された指示に対応したイベントを発生することを特徴とする。

## 【 0 0 1 8 】

そして例えば、前記通信制御ネットワークを、I E E E 1 3 9 4 に準拠した通信制御バスとすることを特徴とする。

## 【 0 0 1 9 】

また例えば、前記イベント受信手段は、予め定められたアドレスをレジスタとして使用し、前記レジスタはI E E E 1 3 9 4 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間の内コアC S Rアーキテクチャレジスタ空間に配置することを特徴とする。

## 【 0 0 2 0 】

更に例えば、前記イベント受信手段は、予め定められたアドレスをレジスタとして使用し、前記レジスタはI E E E 1 3 9 4 に準拠した通信制御バスに接続される情報信号処理装置のアドレス空間のシリアルバスレジスタ空間に配置することを特徴とする。

## 【 0 0 2 1 】

また例えば、前記イベントを使用者に報知する報知手段を更に有することを特徴とする。

## 【 0 0 2 2 】

更にまた、例えば、前記イベント指示は、音を出さないイベント指示、連続して音を出すイベント指示、あるいは途切れた音を出すイベント指示のいずれかのイベント指示を含むことを特徴とする。あるいは、前記イベント指示は、光を出さないイベント指示、連続して光を出すイベント指示、あるいは光を点滅するイベント指示のいずれかのイベント指示を含むことを特徴とする。あるいはまた、前記イベント指示は、電源制御を行なわないイベント指示、電源をオンとするイベント指示、あるいは電源をオフとするイベント指示のいずれかのイベント指示を含むことを特徴とする。

## 【 0 0 2 3 】

## 【発明の実施の形態】

以下、図面を参照して本発明に係る一発明の実施の形態例を詳細に説明する。

#### 【0024】

図1は本発明に係る一発明の実施の形態例の概略構成を示す図であり、2つのIEEE1394に準拠したローカルバスA102、ローカルバスB103とそれを接続する1394ブリッジデバイス101より構成されている。なお、図1においては、ローカルバスが二つの例を説明したが、1394ブリッジデバイスを介することにより更に多くのローカルバスと接続可能なことは勿論である。

#### 【0025】

各ローカルバスには、夫々のローカルバスを特定するためのバス特定情報であるバスIDが付与されて入る。そして、バスID「3FDh」で表されるローカルバスA102と、バスID「3FEh」で表されるローカルバスB103にはそれぞれ複数のデバイスノードが接続されている。

#### 【0026】

図1に示す本実施の形態例では、例えば、ローカルバスA102に接続されるノードA1(104)はデジタルスチルカメラであり、ノードA2(105)はデジタルビデオカムコーダである。また、ローカルバスB103に接続されるノードB1(106)はプリンタであり、ノードB2(107)はデジタルビデオカムコーダである。

#### 【0027】

ノードA1(104)は上位プロトコルとして予め規格化されているダイレクトプリントプロトコル(Direct Print Protocol)を実装しており、ノードA2(105)は同じく規格化されているAV/Cプロトコルを実装している。

#### 【0028】

同様にローカルバスB103に接続されたノードB1(106)は上位プロトコルとしてプリントプロトコル(Direct Print Protocol)を実装しており、ノードB2(107)はAV/Cプロトコルを実装している。

#### 【0029】

#### <IEEE1394規格の技術概要>

以下、本実施の形態例の図1に示すデジタルインタフェースに適用されるIE

IEEE 1394-1995規格の技術について簡単に説明する。なお、IEEE 1394-1995規格（以下、「IEEE 1394規格」と称す。）についての詳細は、1996年の8月30日にIEEE(The Institute of Electrical and Electronics Engineers, Inc.)から出版された「IEEE Standard for a High Performance Serial Bus」に記述されている。

#### 【0030】

##### (1) 概要

図2にIEEE 1394規格に準拠したデジタルインタフェース（以下、1394インタフェース）を具備するノードにより構成される通信システム（以下、「1394ネットワーク」と称す。）の一例を示す。1394ネットワークは、シリアルデータの通信が可能なバス型ネットワークを構成するものである。

#### 【0031】

図2において、各ノードA～Hは、IEEE 1394規格に準拠した通信ケーブルを介して接続されている。これらのノードA～Hは、例えば、PC(Personal Computer)、デジタルVTR(Video Tape Recorder)、DVD(Digital Video Disc)プレーヤ、デジタルカメラ、ハードディスク、モニタ等の電子機器である。

#### 【0032】

1394ネットワークの接続方式は、ディジーチェーン方式とノード分岐方式とに対応しており、自由度の高い接続を可能としている。

#### 【0033】

又、1394ネットワークでは、例えば、既存の機器を削除したり、新たな機器を追加したり、既存の機器の電源をON/OFFしたりした場合に、自動的にバスリセットを行なう。このバスリセットを行なうことにより、1394ネットワークは、新たな接続構成の認識と各機器に対するID情報の割り当てとを自動的行なうことができる。この機能によって、1394ネットワークは、ネットワークの接続構成を常時認識することができる。

#### 【0034】

又、1394ネットワークは、他の機器から転送されたデータを中継する機能を有している。この機能により、全ての機器がバスの動作状況を把握することが

できる。

【 0 0 3 5 】

又、1394ネットワークは、プラグアンドプレイ(Plug & Play)と呼ばれる機能を有している。この機能により、全ての機器の電源をOFFにすることなく、接続するだけで自動的に接続機器を認識することができる。

【 0 0 3 6 】

又、1394ネットワークは、100/200/400Mbpsのデータ転送速度に対応している。上位のデータ転送速度を持つ機器は、下位のデータ転送速度をサポートすることができるため、異なるデータ転送速度に対応する機器同士を接続することができる。

【 0 0 3 7 】

更に、1394ネットワークは、2つの異なるデータ転送方式(即ち、非同期式(Asynchronous)転送モードと、同期式(Isochronous)転送モード)に対応している。

【 0 0 3 8 】

非同期式(Asynchronous)転送モードは、必要に応じて非同期に転送することが要求されるデータ(即ち、コントロール信号やファイルデータ等)を転送する際に有効である。又、同期式(Isochronous)転送モードは、所定量のデータを一定のデータレートで連続的に転送することが要求されるデータ(即ち、ビデオデータやオーディオデータ等)を転送する際に有効である。

【 0 0 3 9 】

非同期式転送モードと同期式転送モードとは、各通信サイクル(通常1サイクルは、125 $\mu$ S)内において、混在させることが可能である。各転送モードは、サイクルの開始を示すサイクル・スタート・パケット(以下、CSP)の転送後に実行される。

【 0 0 4 0 】

なお、各通信サイクル期間において、同期式転送モードは、非同期式転送モードよりも優先順位が高く設定されている。又、同期式転送モードの転送帯域は、各通信サイクル内で保証されている。

## 【 0 0 4 1 】

## ( 2 ) アーキテクチャ

次に、図 3 を用いて I E E E 1 3 9 4 規格のアーキテクチャを説明する。図 3 は本実施の形態例の I E E E 1 3 9 4 規格のアーキテクチャを説明する図である。

## 【 0 0 4 2 】

まず I E E E 1 3 9 4 インタフェースの構成要素を説明する。I E E E 1 3 9 4 インタフェースは、機能的に複数のレイヤ（階層）から構成されている。図 3 において、I E E E 1 3 9 4 インタフェースは、I E E E 1 3 9 4 規格に準拠した通信ケーブル 3 0 1 を介して他のノードの I E E E 1 3 9 4 インタフェースと接続される。又、I E E E 1 3 9 4 インタフェースは、1 つ以上の通信ポート 3 0 2 を有し、通信ポート 3 0 2 は、ハードウェア部に含まれるフィジカルレイヤ 3 0 3 と接続される。

## 【 0 0 4 3 】

図 3 において、ハードウェア部は、フィジカルレイヤ 3 0 3 とリンクレイヤ 3 0 4 とから構成されている。フィジカルレイヤ 3 0 3 は、他のノードとの物理的、電気的なインタフェース、バスリセットの検出とそれに伴う処理、入出力信号の符号化／復号化、バス使用権の調停等を行なう。又、リンクレイヤ 3 0 4 は、通信パケットの生成と送受信、サイクルタイマの制御等を行なう。

## 【 0 0 4 4 】

又、図 3 において、ファームウェア部は、トランザクション・レイヤ 3 0 5 とシリアル・バス・マネージメント 3 0 6 とを含んでいる。トランザクション・レイヤ 3 0 5 は、非同期式転送モードを管理し、各種のトランザクション（リード、ライト、ロック）を提供する。シリアル・バス・マネージメント 3 0 6 は、後述する C S R アーキテクチャに基づいて、自ノードの制御、自ノードの接続状態の管理、自ノードの I D 情報の管理、シリアルバスネットワークの資源管理を行なう機能を提供する。

## 【 0 0 4 5 】

以上に説明したハードウェア部 3 0 3、3 0 4 とファームウェア部 3 0 5、3

06とにより実質的に1394インタフェースを構成している。なお、この基本構成は、IEEE1394規格により規定されている。

【0046】

又、ソフトウェア部に含まれるアプリケーション・レイヤ307は、使用するアプリケーションソフトによって異なり、ネットワーク上でどのようにデータを通信するのかを制御する。例えば、デジタルVTRの動画像データの場合は、AV/Cプロトコルなどの通信プロトコルによって規定されている。

【0047】

(2-1) リンクレイヤ304の機能

図4は、リンクレイヤ304の提供可能なサービスを示す図である。図4において、リンクレイヤ304は、次の4つのサービスを提供する。即ち、

- ①応答ノードに対して所定のパケットの転送を要求するリンク要求(LK\_DATA.request)、
  - ②応答ノードに所定のパケットの受信を通知するリンク通知(LK\_DATA.indication)、
  - ③応答ノードからのアクノリッジを受信したことを示すリンク応答(LK\_DATA.response)、
  - ④要求ノードからのアクノリッジを確認するリンク確認(LK\_DATA.confirmation)
- である。なお、リンク応答(LK\_DATA.response)は、ブロードキャスト通信、同期式パケットの転送の場合には存在しない。

【0048】

又、リンクレイヤ304は、上述のサービスに基づいて、上述の2種類の転送方式、即ち、輔同期式転送モード、同期式転送モードを実現する。

【0049】

(2-2) トランザクション・レイヤ305の機能

図5は、トランザクション・レイヤ305の提供可能なサービスを示す図である。図5において、トランザクション・レイヤ305は、次の4つのサービスを提供する。即ち、

- ①応答ノードに対して所定のトランザクションを要求するトランザクション要求

(TR\_DATA.request)、

②応答ノードに所定のトランザクション要求の受信を通知するトランザクション通知(TR\_DATA.indication)、

③応答ノードからの状態情報（ライト、ロックの場合は、データを含む）を受信したことを示すトランザクション応答(TR\_DATA.response)、

④要求ノードからの状態情報を確認するトランザクション確認(TR\_DATA.confirmation)である。

#### 【 0 0 5 0 】

又、トランザクション・レイヤ 3 0 5 は、上述のサービスに基づいて非同期式転送を管理し、次の 3 種類のトランザクション、即ち、

①リード・トランザクション、

②ライト・トランザクション、

③ロック・トランザクションを実現する。

#### 【 0 0 5 1 】

①リード・トランザクションは、要求ノードが応答ノードの特定アドレスに格納された情報を読み取る。

#### 【 0 0 5 2 】

②ライト・トランザクションは、要求ノードが応答ノードの特定アドレスに所定の情報を書き込む。

#### 【 0 0 5 3 】

③ロック・トランザクションは、要求ノードが応答ノードに対して参照データと更新データとを転送し、応答ノードの特定アドレスの情報とその参照データとを比較し、その比較結果に応じて特定アドレスの情報を更新データに更新する。

#### 【 0 0 5 4 】

(2-3) シリアル・バス・マネージメント 3 0 6 の機能

シリアル・バス・マネージメント 3 0 6 は、具体的に、次の 3 つの機能を提供することができる。3 つの機能とは、即ち、①ノード制御、②アイソクロナス・リソース・マネージャ（以下、IRM）、③バスマネージャである。

#### 【 0 0 5 5 】

①ノード制御は、上述の各レイヤを管理し、他のノードとの間で実行される非同期式転送を管理する機能を提供する。

## 【 0 0 5 6 】

②I R Mは、他のノードとの間で実行される同期式転送を管理する機能を提供する。具体的には、転送帯域幅とチャンネル番号の割り当てに必要な情報を管理し、これらの情報を他のノードに対して提供する。

## 【 0 0 5 7 】

I R Mは、ローカルバス上に唯一存在し、バスリセット毎に他の候補者（I R Mの機能を有するノード）の中から動的に選出される。又、I R Mは、後述のバスマネージャの提供可能な機能（接続構成の管理、電源管理、速度情報の管理等）の一部を提供してもよい。

## 【 0 0 5 8 】

③バスマネージャは、I R Mの機能を有し、I R Mよりも高度なバス管理機能を提供する。

## 【 0 0 5 9 】

具体的には、より高度な電源管理（通信ケーブルを介して電源の供給が可能か否か、電源の供給が必要か否か等の情報を各ノード毎に管理）、より高度な速度情報の管理（各ノード間の最大転送速度の管理）、より高度な接続構成の管理（トポロジ・マップの作成）、これらの管理情報に基づくバスの最適化等を行ない、更にこれらの情報を他のノードに提供する機能を有する。

## 【 0 0 6 0 】

又、バスマネージャは、シリアルバスネットワークを制御するためのサービスをアプリケーションに対して提供できる。ここで、サービスには、シリアルバス制御要求(SB\_CONTROL.request)、シリアルバス・イベント制御確認(SB\_CONTROL.confirmation)シリアルバス・イベント通知(SB\_CONTROL.indication)等がある。

## 【 0 0 6 1 】

シリアルバス制御要求(SB\_CONTROL.request)は、アプリケーションがバスリセットを要求するサービスである。

## 【 0 0 6 2 】

シリアルバス・イベント制御確認 (SB\_CONTROL.confirmation) は、シリアルバス制御要求 (SB\_CONTROL.request) をアプリケーションに対して確認するサービスである。シリアルバス・イベント制御確認 (SB\_CONTROL.indication) は、非同期に発生するイベントをアプリケーションに対して通知するサービスである。

### 【 0 0 6 3 】

#### (3) アドレス指定の説明

図 6 は、1 3 9 4 インタフェースにおけるアドレス空間を説明する図である。なお、1 3 9 4 インタフェースは、I S O / I E C 1 3 2 1 3 : 1 9 9 4 に準じた C S R (Command and Status Register) アーキテクチャに従い、6 4 ビット幅のアドレス空間を規定している。

### 【 0 0 6 4 】

図 6 において、最初の 1 0 ビットのフィールド 6 0 1 は、所定のバスを指定する I D 番号に使用され、次の 6 ビットのフィールド 6 0 2 は、所定の機器 (ノード) を指定する I D 番号に使用される。この上位 1 6 ビットを「ノード I D」と呼び、各ノードはこのノード I D により他のノードを識別する。又、各ノードは、このノード I D を用いて相手を識別した通信を行なうことができる。

### 【 0 0 6 5 】

残りの 4 8 ビットからなるフィールドは、各ノードの具備するアドレス空間 (2 5 6 M バイト構造) を指定する。その内の 2 0 ビットのフィールド 6 0 3 は、アドレス空間を構成する複数の領域を指定する。

### 【 0 0 6 6 】

フィールド 6 0 3 において、「0 ~ 0 × F F F F D」の部分は、メモリ空間と呼ばれる。

### 【 0 0 6 7 】

「0 × F F F F E」の部分は、プライベート空間と呼ばれ、各ノードで自由に利用できるアドレスである。又、「0 × F F F F E」の部分は、レジスタ空間と呼ばれ、バスに接続されたノード間において共通の情報を格納する。各ノードは、レジスタ空間の情報をを用いることにより、各ノード間の通信を管理することが

できる。

#### 【0068】

最後の28ビットのフィールド604は、各ノードにおいて共通或いは固有となる情報が格納されるアドレスを指定する。

#### 【0069】

例えば、レジスタ空間において、最初の512バイトは、CSRアーキテクチャのコア（CSRコア）レジスタ用に使用される。CSRコアレジスタに格納される情報のアドレス及び機能を図7に示す。図7中のオフセットは、「0×FFFFFFFF00000000」からの相対位置である。

#### 【0070】

図6における次の512バイトは、シリアルバス用のレジスタとして使用される。シリアルバスレジスタに格納される情報のアドレス及び機能を図8に示す。図8中のオフセットは、「0×FFFFFFFF0000200」からの相対位置である。

#### 【0071】

図6におけるその次の1024バイトは、コンフィギュレーションROM（Configuration ROM）用に使用される。コンフィギュレーションROMには最小形式と一般形式とがあり、「0×FFFFFFFF0000400」から配置される。最小形式のコンフィギュレーションROMの例を図9に示す。図9において、ベンダIDは、IEEEにより各ベンダに対して固有に割り当てられた24ビットの数値である。

#### 【0072】

又、一般形式のコンフィギュレーションROMを図10に示す。図10において、上述のベンダIDは、Root Directory1002に格納されている。Bus Info Block1001とRoot Leaf1005とには、各ノードを識別する固有のID情報としてノードユニークIDを保持することが可能である。

#### 【0073】

ここで、ノードユニークIDは、メーカー、機種に関わらず、1つのノードを特定することのできる固有のIDを定めるようになっている。ノードユニークID

は 6 4 ビットにより構成され、上位 2 4 ビットは上述のベンダ I D を示し、下位 4 8 ビットは各ノードを製造するメーカにおいて自由に設定可能な情報（例えば、ノードの製造番号等）を示す。なお、このノードユニーク I D は、例えばバスリセットの前後で継続して特定のノードを認識する場合に使用される。

## 【 0 0 7 4 】

又、一般形式のコンフィギュレーション R O M を示す図 1 0 において、Root Directory 1 0 0 2 には、ノードの基本的な機能に関する情報を保持することが可能である。詳細な機能情報は、Root Directory 1 0 0 2 からオフセットされるサブディレクトリ（Unit Directories 1 0 0 4）に格納される。Unit Directories 1 0 0 4 には、例えば、ノードのサポートするソフトウェアユニットに関する情報が格納される。具体的には、ノード間のデータ通信を行なうためのデータ転送プロトコル、所定の通信手順を定義するコマンドセット等に関する情報が保持される。

## 【 0 0 7 5 】

又、図 1 0 において、Node Dependent Info Directory 1 0 0 3 には、デバイス固有の情報を保持することが可能である。Node Dependent Info Directory 1 0 0 3 は、Root Directory 1 0 0 2 によりオフセットされる。

## 【 0 0 7 6 】

更に、図 1 0 において、Vendor Dependent Information 1 0 0 6 には、ノードを製造、或いは販売するベンダ固有の情報を保持することができる。

## 【 0 0 7 7 】

残りの領域は、ユニット空間と呼ばれ、各ノード固有の情報、例えば、各機器の識別情報（会社名、機種名等）や使用条件等が格納されたアドレスを指定する。ユニット空間のシリアルバス装置レジスタに格納される情報のアドレス及び機能を図 1 1 に示す。図中のオフセットは、「0 × F F F F F 0 0 0 0 8 0 0」からの相対位置である。

## 【 0 0 7 8 】

なお、一般的に、異種のバスシステムの設計を簡略化したい場合、各ノードは、レジスタ空間の最初の 2 0 4 8 バイトのみを使うべきで考える。つまり、C S R

コアレジスタ、シリアルバスレジスタ、コンフィギュレーションROM、ユニット空間の最初の2048バイトの合わせて4096バイトで構成することが望ましい。

#### 【0079】

#### (4) 通信ケーブルの構成

図12にIEEE1394規格に準拠した通信ケーブルの断面図を示す。

#### 【0080】

通信ケーブルは、2組のツイストペア信号線と電源ラインとにより構成されている。電源ラインを設けることによって、1394インタフェースは、主電源のOFFとなった機器、故障により電力低下した機器等にも電力を供給することができる。なお、電源線内を流れる電源の電圧は8～40V、電流は最大電流DC1.5Aと規定されている。

#### 【0081】

2組のツイストペア信号線には、DS-Link(Data/Strobe Link)符号化方式にて符号化された情報信号が伝送される。図13は、本実施の形態例におけるDS-Link符号化方式を説明する図である。

#### 【0082】

図13に示すDS-Link符号化方式は、高速なシリアルデータ通信に適しており、その構成は、2組のより対線を必要とする。一組のより対線は、データ信号を送り、他のより対線は、ストロブ信号を送る構成になっている。受信側は、2組の信号線から受信したデータ信号とストロブ信号との排他的論理和をとることによって、クロックを再現することができる。

#### 【0083】

なお、DS-Link符号化方式を用いることにより、1394インタフェースには、例えば次のような利点がある。①他の符号化方式に比べて転送効率が高い。②PLL回路が不要となり、コントローラLSIの回路規模を小さくできる。③アイドル状態であることを示す情報を送る必要が無いため、トランシーバ回路をスリープ状態とし易く、消費電力の低減が図れる。

#### 【0084】

#### (5) バスリセット機能

各ノードの1394インタフェースは、ネットワークの接続構成に変化が生じたことを自動的に検出することができる構成となっている。この場合、1394ネットワークは以下に示す手順によりバスリセットと呼ばれる処理を行なう。なお、接続構成の変化は、各ノードの具備する通信ポートにかかるバイアス電圧の変化により検知することができる。

##### 【0085】

ネットワークの接続構成の変化（例えば、ノードの挿抜、ノードの電源のON/OFFなどによるノード数の増減）を検出したノード、又は新たな接続構成を認識する必要のあるノードは、1394インタフェースを介して、バス上にバスリセット信号を送信する。

##### 【0086】

バスリセット信号を受信したノードの1394インタフェースは、バスリセットの発生を自身のリンクレイヤ304に伝達すると共に、そのバスリセット信号を他のノードに転送する。バスリセット信号を受信したノードは、今まで認識していたネットワークの接続構成及び各機器に割り当てられたノードIDをクリアにする。最終的に全てのノードがバスリセット信号を検知した後、各ノードは、バスリセットに伴う初期化処理（即ち、新たな接続構成の認識と新たなノードIDの割り当て）を自動的行なう。

##### 【0087】

なお、バスリセットは、先に述べたような接続構成の変化による起動の他に、ホスト側の制御によって、アプリケーション・レイヤ307がフィジカルレイヤ303に対して直接命令を出すことによって起動させることも可能である。

##### 【0088】

又、バスリセットが起動するとデータ転送は一時中断され、バスリセットに伴う初期化処理の終了後、新しいネットワークのもとで再開される。

##### 【0089】

#### (6) バスリセット起動後のシーケンスの説明

バスリセットの起動後、各ノードの1394インタフェースは、新たな接続構

成の認識と新たなノードIDの割り当てとを自動的に実行する。以下、バスリセットの開始からノードIDの割り当て処理までの基本的なシーケンスを図14～16を用いて説明する。

#### 【0090】

図14は、図2の1394ネットワークにおけるバスリセット起動後の状態を説明する図である。

#### 【0091】

図14において、ノードAは1つの通信ポート、ノードBは2つの通信ポート、ノードCは2つの通信ポート、ノードDは3つの通信ポート、ノードEは1つの通信ポート、ノードFは1つの通信ポートを具備している。各ノードの通信ポートには、各ポートを識別するためにポート番号が付されている。

#### 【0092】

以下、図14におけるバスリセットの開始からノードIDの割り当てまでを図15のフローチャートを参照して説明する。図15は本実施の形態例におけるバスリセットの開始からノードIDの割り当てまでの処理を示すフローチャートである。

#### 【0093】

1394ネットワークを構成する例えば図14に示す各ノードA～Fは、通常ステップS1501に示すようにバスリセットが発生したか否かを常時監視している。接続構成の変化を検出したノードからバスリセット信号が出力されると、各ノードはバスリセットを検知してステップS1502以下の処理を実行する。

#### 【0094】

即ち、バスリセットを検知するとステップS1501よりステップS1502に進み、バスリセットの発生後に各ノードは夫々の具備する通信ポート間において親子関係の宣言を行なう。そして続くステップS1503において、全てのノード間の親子関係が決定されたか否かを調べる。全てのノード間の親子関係が決定されていない場合にはステップS1502に戻り、各ノードは、全てのノード間の親子関係が決定されるまで、ステップS1502の処理を繰り返し行なう。

#### 【0095】

このようにして全てのノード間の親子関係が決定するとステップ S 1 5 0 3 よりステップ S 1 5 0 4 に進む。そしてステップ S 1 5 0 4 で 1 3 9 4 ネットワークはネットワークの調停を行なうノード、即ちルートを決定する。ルートを決定した後にステップ S 1 5 0 5 に進み、各ノードの 1 3 9 4 インタフェース々は、自己のノード ID を自動的に設定する作業を実行する。そして続くステップ S 1 5 0 6 において全てのノードに対してノード ID の設定がなされ、ID 設定処理が終了したか否かを調べる。全てのノードに対してノード ID の設定がなされていない場合にはステップ S 1 5 0 5 に戻り各ノードは所定の手順に基づき次のノードに対する ID の設定を行なう。

## 【 0 0 9 6 】

このようにして最終的に全てのノードに対してノード ID が設定されるとステップ S 1 5 0 6 よりステップ S 1 5 0 7 に進み、各ノードは、同期式転送或いは非同期式転送を実行する。そしてデータ転送が終了すると各ノードの 1 3 9 4 インタフェースはステップ S 1 5 0 1 のバスリセット監視に戻る。

## 【 0 0 9 7 】

以上の手順により、各ノードの 1 3 9 4 インタフェースは、バスリセットが起動する毎に、新たな接続構成の認識と新たなノード ID の割り当てとを自動的に実行することができる。

## 【 0 0 9 8 】

## ( 7 ) 親子関係の決定

次に、図 1 5 に示したステップ S 1 5 0 2 の親子関係宣言処理（即ち、各ノード間の親子関係を認識する処理）の詳細を図 1 6 のフローチャートを参照して説明する。図 1 6 は本実施の形態例における図 1 5 に示したステップ S 1 5 0 2 の親子関係宣言処理の詳細を示すフローチャートである。

## 【 0 0 9 9 】

本実施の形態例の親子関係宣言処理においては、まず図 1 6 に示すステップ S 1 6 0 1 において、バスリセットの発生後、1 3 9 4 ネットワーク上の各ノード A ~ F は、自分の具備する通信ポートの接続状態（接続又は未接続）を確認する。通信ポートの接続状態の確認後、続くステップ S 1 6 0 2 において、各ノード

は、他のノードと接続されている通信ポート（以下、接続ポート）の数をカウントして接続ポートの数が一つか否かを調べる。

#### 【0100】

ステップS1602で接続ポートの数が1つである場合にはステップS1603に進み、そのノードは、自分が「リーフ」とであると認識する。なおここで、リーフとは、1つのノードとのみ接続されているノードのことである。そして次のステップS1604でリーフとなるノードは、その接続ポートに接続されているノードに対して、「自分は子（Child）」であることを宣言する。このとき、リーフは、その接続ポートが「親ポート（親ノードと接続された通信ポート）」であると認識する。そしてステップS1611に進む。

#### 【0101】

ここで、親子関係の宣言は、まず、ネットワークの末端であるリーフとブランチとの間にて行われ、続いて、ブランチとブランチとの間で順次に行われる。各ノード間の親子関係は、早く宣言の行なえる通信ポートから順に決定される。又、各ノード間において、子であることを宣言した通信ポートは「親ポート」とであると認識され、その宣言を受けた通信ポートは「子ポート（子ノードと接続された通信ポート）」であると認識される。例えば、図14において、ノードA、E、Fは、自分がリーフであると認識した後、親子関係の宣言を行なう。これにより、ノードA-B間では子-親、ノードE-D間では子-親、ノードF-D間では子-親と決定される。

#### 【0102】

一方、ステップS1602の処理の結果、接続ポートの数が1つでなく2つ以上の場合にはステップS1605に進み、そのノードは自分を「ブランチ」とであると認識する。ここで、ブランチとは、2つ以上のノードと接続されているノードのことである。そして続くステップS1606においてブランチとなるノードは、各接続ポートのノードから親子関係の宣言を受け付ける。宣言を受け付けた接続ポートは、「子ポート」として認識される。

#### 【0103】

1つの接続ポートを「子ポート」と認識した後にステップS1607に進み、

ブランチはまだ親子関係の決定されていない接続ポート（即ち、未定義ポート）が2つ以上あるか否かを検出する。その結果、未定義ポートが2つ以上ある場合にはステップS 1 6 0 6の処理に戻り、ブランチは、再び各接続ポートのノードから親子関係の宣言を受け付ける処理を行なう。

## 【0 1 0 4】

一方、ステップS 1 6 0 7の検出の結果未定義ポートが2つ以上ない場合にはステップS 1 6 0 8に進み、未定義ポートが1つだけ存在しているか否かを調べる。未定義ポートが1つだけ存在する場合にはブランチは、その未定義ポートが「親ポート」とであると認識し、ステップS 1 6 0 9でそのポートに接続されているノードに対して「自分は子」であることを宣言するそしてステップS 1 6 1 1に進む。

## 【0 1 0 5】

ここで、ブランチは、残りの未定義ポートが1つになるまで自分自身が子であると他のノードに対して宣言することができない。例えば、図14の構成において、ノードB、C、Dは、自分がブランチであると認識すると共に、リーフ或いは他のブランチからの宣言を受け付ける。ノードDは、D-E間、D-F間の親子関係が決定した後、ノードCに対して親子関係の宣言を行っている。又、ノードDからの宣言を受けたノードCは、ノードBに対して親子関係の宣言を行っている。

## 【0 1 0 6】

一方、ステップS 1 6 0 8の処理の結果、未定義ポートが存在しない場合（つまり、ブランチの具備する全ての接続ポートが親ポートとなった場合）にはステップS 1 6 1 0に進み、そのブランチは、自分自身がルートであることを認識する。例えば、図14において、接続ポートの全てが親ポートとなったノードBは、1394ネットワーク上の通信を調停するルートとして他のノードに認識される。

## 【0 1 0 7】

ここで、ノードBがルートと決定されたが、ノードBの親子関係を宣言するタイミングが、ノードCの宣言するタイミングに比べて早い場合には、他のノード

がルートになる可能性もある。即ち、宣言するタイミングによっては、どのノードもルートとなる可能性がある。従って、同じネットワーク構成であっても同じノードがルートになるとは限らない。

#### 【0108】

このように全ての接続ポートの親子関係が宣言されることによって、各ノードは、1394ネットワークの接続構成を階層構造（ツリー構造）として認識することができるため最後にステップS1611で全ての接続ポートの宣言終了としてリターンする。なお、上述の親ノードは階層構造における上位であり、子ノードは階層構造における下位となる。

#### 【0109】

##### （8）ノードIDの割り当て

次に、図17を参照して図15に示すステップS1505のノードID設定処理（即ち、自動的に各ノードのノードIDを割り当てる処理）を詳細に説明する。図17は図15のステップS1505のノードID設定処理の詳細を示すフローチャートである。ここで、ノードIDは、バス番号とノード番号とから構成されるが、本実施の形態例では、各ノードを同一バス上に接続するものとし、各ノードには同一のバス番号が割り当てられるものとする。

#### 【0110】

本実施の形態例のノードID設定処理においては、まずステップS1701において、ルートは、ノードIDが未設定のノードが接続されている子ポートの内の最小番号を有する通信ポートに対してノードIDの設定許可を与える。なお、図17において、ルートは、最小番号の子ポートに接続されている全ノードのノードIDを設定した後、その子ポートを設定済とし、次に最小となる子ポートに対して同様の制御を行なう。最終的に子ポートに接続された全てのノードのID設定が終了した後、ルート自身のノードIDを設定する。ノードIDに含まれるノード番号は、基本的にリーフ、ブランチの順に0, 1, 2…と割り当てられる。従って、ルートが最も大きなノード番号を有することになる。

#### 【0111】

ステップS1701において設定許可を得たノードは、続くステップS170

2において自分の子ポートの内のノードIDが未設定となるノードを含む子ポートがあるか否かを判断する。ステップS1702において、未設定ノードを含む子ポートが検出されない場合にはステップS1705に進む。

#### 【0112】

一方、ステップS1702において未設定ノードを含む子ポートが検出された場合にはステップS1703に進み、上述の設定許可を得たノードは、その子ポート（最小番号となる子ポート）に直接接続されたノードに対してその設定許可を与えるように制御する。そして続くステップS1704において、上述の設定許可を得たノードは、自分の子ポートの内、ノードIDが未設定であるノードを含む子ポートがあるか否かを判断する。ここで、未設定ノードを含む子ポートの存在が検出された場合にはステップS1703に戻り、そのノードは、再び最小番号となる子ポートにその設定許可を与える。

#### 【0113】

一方、ステップS1704において未設定ノードを含む子ポートが検出されなかった場合にはステップS1705に進む。

#### 【0114】

このようにしてステップS1702或いはステップS1704において、未設定ノードを含む子ポートが検出されなかった場合にはステップS1705に進み、設定許可を得たノードは、自分自身のノードIDを設定する。続いてステップS1706において、自分のノードIDを設定したノードは、自己のノード番号、通信ポートの接続状態に関する情報等を含んだセルフIDパケットをブロードキャストする。なお、ブロードキャストとは、あるノードの通信パケットを、1394ネットワークを構成する不特定多数のノードに対して転送することである。

#### 【0115】

ここで、各ノードは、このセルフIDパケットを受信することにより、各ノードに割り当てられたノード番号を認識することができ、自分に割り当てられるノード番号を知ることができる。例えば、図14において、ルートであるノードBは、最小ポート番号「#1」の通信ポートに接続されたノードAに対してノード

ID設定の許可を与える。ノードAは、自己のノード番号「No. 0」と割り当て、自分自身に対してバス番号とノード番号とからなるノードIDを設定する。又、ノードAは、そのノード番号を含むセルフIDパケットをブロードキャストする。

## 【0116】

図18にステップS1706で出力するセルフIDパケットの構成例を示す。図18において、1801はセルフIDパケットを送出したノードのノード番号を格納するフィールド、1802は対応可能な転送速度に関する情報を格納するフィールド、1803はバス管理機能（バスマネージャの能力の有無等）の有無を示すフィールド、1804は電力の消費及び供給の特性に関する情報を格納するフィールドである。

## 【0117】

又、図18において、1805はポート番号「#0」となる通信ポートの接続状態に関する情報（接続、未接続、通信ポートの親子関係等）を格納するフィールド、1806はポート番号「#1」となる通信ポートの接続状態に関する情報（接続、未接続、通信ポートの親子関係等）を格納するフィールド、1807はポート番号「#2」となる通信ポートの接続状態に関する情報（接続、未接続、通信ポートの親子関係等）を格納するフィールドである。

## 【0118】

なお、セルフIDパケットを送出するノードにバスマネージャとなり得る能力がある場合には、フィールド1803に示すコンテナビットを「1」とし、なり得る能力がなければ、コンテナビットを「0」とする。

## 【0119】

ここで、バスマネージャとは、上述のセルフIDパケットに含まれる各種の情報に基づいて、バスの電源管理（通信ケーブルを介して電源の供給が可能か否か、電源の供給が必要か否か等の情報を各ノード毎に管理する）、速度情報の管理（各ノードの対応可能な転送速度に関する情報から各ノード間の最大転送速度を管理する）、トポロジーマップ情報の管理（通信ポートの親子関係情報からネットワークの接続構成を管理する）、トポロジーマップ情報に基づくバスの最適化

等を行い、それらの情報を他のノードに提供する機能を有するノードである。これらの機能により、バスマネージャとなるノードは1394ネットワーク全体のバス管理を行なうことができる。

#### 【0120】

図17の処理において、ステップS1706の処理後、ノードIDの設定を行ったノードはステップS1707において親ノードがあるか否かを判断する。親ノードがある場合にはステップS1702に戻り、その親ノードがステップS1702以下の処理を実行する。そして、まだノードIDの設定されていないノードに対して許可を与える。

#### 【0121】

一方、ステップS1707において親ノードが存在しない場合にはそのノードはルート自身であると判断してステップS1708に進み、ルートとして全ての子ポートに接続されたノードに対してノードIDが設定されたか否かを判別する。ステップS1708において、全てのノードに対するID設定処理が終了しなかった場合にはステップS1701に戻り、ルートは、そのノードを含む子ポートの内、最小番号となる子ポートに対してID設定の許可を与える。そしてその後ステップS1702以下の処理を実行する。

#### 【0122】

一方、ステップS1708において全てのノードに対するID設定処理が終了した場合にはステップS1709に進み、ルートは、自分自身のノードIDの設定を実行する。そしてノードIDの設定後、ルートはステップS1710においてセルフIDパケットをブロードキャストする。そしてリターンする。

#### 【0123】

以上の処理によって、1394ネットワークは、各ノードに対して自動的にノードIDを割り当てることができる。

#### 【0124】

ここで、ノードIDの設定処理後、複数のノードがバスマネージャの能力を具備する場合、ノード番号の最も大きいノードがバスマネージャとなる。つまり、ネットワーク内で最大となるノード番号を持つルートがバスマネージャになり得

る機能を有している場合には、ルートがバスマネージャとなる。

#### 【0125】

しかしながら、ルートにその機能が備わっていない場合には、ルートの次に大きいノード番号を具備するノードがバスマネージャとなる。又、どのノードがバスマネージャになったかについては、各ノードがブロードキャストするセルフIDパケット内のコンテナビット1803をチェックすることにより把握することができる。

#### 【0126】

### (9) アービトレーション機能

図19は、図1に示す本実施の形態例における1394ネットワークにおけるアービトレーションを説明する図である。

#### 【0127】

1394ネットワークでは、データ転送に先立って、必ずバス使用権のアービトレーション（調停）を行なう。1394ネットワークは、論理的なバス型ネットワークであり、各ノードから転送された通信パケットを他のノードに中継することによって、ネットワーク内の全てのノードに同じ通信パケットを転送することのできる。従って、通信パケットの衝突を防ぐために、必ずアービトレーションが必要となる。これによって、ある時間において一つのノードのみが転送を行なうことができる。

#### 【0128】

図19の(a)は、ノードBとノードFとが、バス使用権の要求を発している場合について説明する図である。

#### 【0129】

アービトレーションが始まるとノードB、Fは、夫々親ノードに向かって、バス使用権の要求を発する。ノードBの要求を受けた親ノード（即ち、ノードC）は、自分の親ノード（即ち、ノードD）に向かって、そのバス使用権を中継する。この要求は、最終的に調停を行なうルート（ノードD）に届けられる。

#### 【0130】

バス使用要求を受けたルートは、どのノードにバスを使用させるかを決める。

この調停作業はルートとなるノードのみが行なえるものであり、調停によって勝ったノードにはバスの使用許可が与えられる。

## 【 0 1 3 1 】

図 1 9 の ( b ) は、ノード F の要求が許可され、ノード B の要求が拒否されたことを示す図である。

## 【 0 1 3 2 】

アービトレーションに負けたノードに対してルートは、D P (Data prefix) パケットを送り、拒否されたことを知らせる。拒否されたノードは、次のアービトレーションまでバス使用要求を待機する。

## 【 0 1 3 3 】

以上のようにアービトレーションを制御することによって、1 3 9 4 ネットワークは、バスの使用权を管理することができる。

## 【 0 1 3 4 】

## ( 1 0 ) 通信サイクル

本実施の形態例においては、同期式転送モードと非同期式転送モードとは、各通信サイクル期間内において時分割に混在させることができる。ここで、通信サイクルの期間は、通常、1 2 5  $\mu$  S である。

## 【 0 1 3 5 】

図 2 0 は、1 通信サイクルにおいて同期式転送モードと非同期式転送モードとを混在させた場合を説明する図である。

## 【 0 1 3 6 】

本実施の形態例においては、同期式転送モードは非同期式転送モードより優先して実行される。その理由は、サイクル・スタート・パケットの後、非同期式転送を起動するために必要なアイドル期間(subaction gap)が、同期式転送を起動するため必要なアイドル期間(同期式 gap)よりも長くなるように設定されているためである。これにより、同期式転送は、非同期式転送に優先して実行される。

## 【 0 1 3 7 】

図 2 0 において、各通信サイクルのスタート時には、サイクル・スタート・パ

ケット（以下、「C S P」と称す。）が所定のノードから転送される。各ノードは、このC S Pを用いて時刻調整を行なうことによって、他のノードと同じ時間を計時することができる。

## 【0 1 3 8】

## （1 1）同期式転送モード

同期式転送モードは、同期型の転送方式である。同期式モード転送は、通信サイクルの開始後、所定の期間において実行可能である。又、同期式転送モードは、リアルタイム転送を維持するために、各サイクル毎に必ず実行される。

## 【0 1 3 9】

同期式転送モードは、特に動画像データや音声データ等のリアルタイムな転送を必要とするデータの転送に適した転送モードである。同期式転送モードは、非同期式転送モードのように1対1の通信ではなくブロードキャスト通信である。つまり、あるノードから送出されたパケットは、ネットワーク上の全てのノードに対して一様に転送される。なお、同期式転送には、ack（受信確認用返信コード）は存在しない。

## 【0 1 4 0】

図20において、チャンネルe（ch e）、チャンネルs（ch s）、チャンネルk（ch k）は、各ノードが同期式転送を行なう期間を示す。1394インタフェースでは、複数の異なる同期式転送を区別するために、夫々異なるチャンネル番号を与えている。これにより、複数ノード間での同期式転送が可能となる。ここで、このチャンネル番号は、送信先を特定するものではなく、データに対する論理的な番号を与えているに過ぎない。

## 【0 1 4 1】

又、図20に示した同期式 gapとは、バスのアイドル状態を示すものである。このアイドル状態が一定時間を経過した後、同期式転送を希望するノードは、バスが使用できると判断し、アービトレーションを実行する。

## 【0 1 4 2】

次に、図21に本実施の形態例の同期式転送モードに基づいて転送される通信パケットのフォーマットを示す。以下、同期式転送モードに基づいて転送される

通信パケットを、同期式パケットと称する。

【0143】

図21において、同期式パケットはヘッダ部2101、ヘッダCRC2102、データ部2103、データCRC2104から構成される。

【0144】

ヘッダ部2101には、データ部2103のデータ長を格納するフィールド2105、同期式パケットのフォーマット情報を格納するフィールド2106、同期式パケットのチャンネル番号を格納するフィールド2107、パケットのフォーマット及び実行しなければならない処理を識別するトランザクションコード (t c o d e) を格納するフィールド2108、同期化コードを格納するフィールド2109がある。

【0145】

(12) 非同期式転送モード

本実施の形態例の非同期式転送モードは、非同期型の転送方式である。非同期式転送は、自己ノードから相手ノードへの1対1の通信であり、同期式転送期間の終了後、次の通信サイクルが開始されるまでの間（即ち、次の通信サイクルのCSPが転送されるまでの間）、実行可能である。

【0146】

図20において、最初のサブアクション・ギャップ(subaction gap)は、バスのアイドル状態を示すものである。このアイドル時間が一定値になった後、非同期式転送を希望するノードは、バスが使用できると判断し、アービトレーションを実行する。

【0147】

アービトレーションによりバスの使用権を得たノードは、図22に示すパケットを所定のノードに対して転送する。このパケットを受信したノードは、a c k (受信確認用返送コード) 或いは応答パケットをa c k g a p後に返送する。

【0148】

図22は、本実施の形態例の非同期式転送モードに基づく通信パケットのフォーマットを示す図である。以下、非同期式転送モードに基づいて転送される通信

パケットを、非同期式パケットと称する。

【0149】

図22において、非同期式パケットは、ヘッダ部2201、ヘッダCRC2202、データ部2203、データCRC2204から構成される。

【0150】

ヘッダ部2201において、フィールド2205には宛先となるノードのノードID、フィールド2206にはソースとなるノードのノードID、フィールド2207には一連のトランザクションを示すためのラベル、フィールド2208には再送ステータスを示すコード、フィールド2209にはパケットのフォーマット及び実行しなければならない処理を識別するトランザクションコード(t c o d e)、フィールド2210には優先順位、フィールド2211には宛先のメモリ・アドレス、フィールド2212にはデータ部のデータ長、フィールド2213には拡張されたトランザクションコードが格納される。

【0151】

又、非同期式転送において転送元ノードから転送されたパケットは、ネットワーク中の各ノードに行き渡るが、自分宛てのアドレス以外のものは無視される。従って、宛先となるノードのみが、そのパケットを読み込むことができる。

【0152】

なお、非同期式転送中に次のC S Pを転送すべき時間に至った場合、無理に転送を中断せず、その転送が終了した後、次のC S Pを送信する。これにより、1つの通信サイクルが125 $\mu$ S以上続いたときは、その分、次の通信サイクル期間を短縮する。このようにすることによって、1394ネットワークは、ほぼ一定の通信サイクルを保持することができる。

【0153】

(13) デバイスマップの作成

デバイスマップを作成するためにアプリケーションが1394ネットワークのトポロジーを知る手段として、IEEE1394規格上は以下の手段がある。

【0154】

1) バスマネージャのトポロジーマップレジスターをリードする

2) バスリセット時にセルフIDパケットから推定する

しかし上記1、2の手段では、各ノードの親子関係によるケーブル接続順のトポロジは判明するものの、物理的な位置関係のトポロジを知ることは出来ない（実装されていないポートまで見えてしまう、といった問題もある）。

【0155】

また、デバイスマップを作成するための情報を、コンフィギュレーションROM以外のデータベースとして持つ、といった手段もあるが、その場合、各種情報を得る手段はデータベースアクセスのためのプロトコルに依存してしまう。ところで、コンフィギュレーションROM自体やコンフィギュレーションROMを読む機能は、IEEE1394規格を遵守したデバイスが必ず持つものである。

【0156】

そこで本実施の形態例では、デバイスの位置、機能等の情報を各ノードのコンフィギュレーションROMに格納し、それらをアプリケーションから読む機能を与えることにより、データベースアクセス、データ転送等の特定のプロトコルに依存することなく、各ノードのアプリケーションがいわゆるデバイスマップ表示機能を実装することができる。

【0157】

コンフィギュレーションROMにはノード固有の情報として物理的な位置、機能などが格納可能であり、デバイスマップ表示機能の実現に使用することが可能である。

【0158】

この場合、アプリケーションが物理的な位置関係による1394ネットワークトポロジを知る手段としては、バスリセット時やユーザーからの要求時に、各ノードのコンフィギュレーションROMを読み取ることにより、1394ネットワークのトポロジを知る、という方法が可能となる。更に、コンフィギュレーションROM内にノードの物理的位置のみならず、機能などの各種ノード情報も記述することによって、コンフィギュレーションROMを読むことで、ノードの物理的位置と同時に各ノードの機能情報等も得ることができる。アプリケーションが各ノードのコンフィギュレーションROM情報を取得する際には、指定ノード

ドの任意のコンフィギュレーションROM情報を取得するAPIを用いる。

【0159】

このような手段を用いることにより、IEEE1394ネットワーク上のデバイスのアプリケーションは、物理的なトポロジーマップ、各ノードの機能マップなど、用途に応じて様々なデバイスマップを作成することができ、ユーザーが必要な機能をもつデバイスを選択する、といったことも可能となる。

【0160】

＜1394ブリッジの概要＞

本実施の形態例の構成、並びに接続デバイスについて説明する。

【0161】

以下、本実施の形態例のデジタルインタフェースに適用されるIEEE1394ブリッジの技術について簡単に説明する。なお、IEEE1394ブリッジ（以下、「1394ブリッジ」と称す。）規格はIEEE p1394.。1分科会にて策定中である。

【0162】

1394規格では、ひとつの1394バス上には最大63のノードまで接続可能であり、そのホップ数は16までとされている。63個以上の1394ノードを1394ネットワークに接続したい場合、また遠隔地にあるなどの理由で16ホップ以上の接続を行なう必要がある機器同士を接続したい場合などには一般に1394ブリッジが使われる。

【0163】

IEEE1394はIEEE1212規格に従った64ビット固定アドレッシングを使用し、10ビットをバスIDとして定義をしている為、ローカルバスを指定するID1023を除いた最大1023個のバスを1394ブリッジ経由で接続し1394ネットワークを構成することが可能となる。

【0164】

1394ブリッジの果たす主な機能は、ブリッジを経由したバス間の1394ノードトランザクションの制御である。1394トランザクションの場合、トランザクションを発行するノード、発行先ノードの指定は＜IEEE139

4 の技術の概要＞で記述のようにノード I D を使い行なわれる。1 3 9 4 ブリッジは接続する 2 つのバスのトポロジー情報、ノード I D 情報等の情報をテーブルとして持ち、接続する 2 つバスに相手のバス・ノード情報を開示することによりバス間のトランザクションを可能にしている。

【 0 1 6 5 】

また、1 3 9 4 バスの場合、デバイスノードの追加接続といった接続形態に変化が生じたり、あるノードが意図的に指示を行なうことによりバスリセットが発生し、バスリセットを起点に自動的にノード I D の再割り当てを行なうためにバスリセットのシーケンス、ノード I D 決定のシーケンスが行なわれ、新たなトポロジーが生成される。このシーケンスの詳細については上記＜ I E E E 1 3 9 4 の技術の概要＞の（バスリセットのシーケンス）、（ノード I D 決定のシーケンス）の項で説明されているので割愛する。

【 0 1 6 6 】

この特性により、接続するバスのトポロジ・ノード I D 情報は動的に変化する為、その情報のアップデートもブリッジは行なう。

【 0 1 6 7 】

一方で、1 3 9 4 のバスリセットシーケンスが行なわれている間はそのバス内のデータ転送が中断される上に、ノード I D の再割り当てという複雑なシーケンスが行われる。このため、バスリセットシーケンスの発生が必要のない他のバスにバスリセット信号を伝搬させることは非常に非効率とされており、1 3 9 4 ブリッジは接続された一方のバスリセット信号を他方のバスには伝搬させないということになっている。

【 0 1 6 8 】

その他のブリッジの機能としては、複数のバスブリッジが接続された複数バス構成のネットワークにおいて、1 3 9 4 ブリッジ同士の調停、ブリッジの情報交換によるパケットルーティング機能などが挙げられる。

【 0 1 6 9 】

以上が、1 3 9 4 インタフェースを用いて構成される通信システムの構成及び機能に関する説明である。

## 【 0 1 7 0 】

## 〔本実施の形態例の構成並びに接続デバイスの説明〕

以下、本実施の形態例の構成、並びに接続デバイスについて説明する。まず、各ローカルバスに接続される各ノードの共通部分として 1 3 9 4 シリアルバスインタフェース部の構成を図 2 3 を参照して説明する。図 2 3 は本実施の形態例の 1 3 9 4 ノードの 1 3 9 4 インターフェースブロックの構成を示す図である。

## 【 0 1 7 1 】

図 2 3 中、2 7 0 1 はデバイス本体とのインタフェースを行い、PHY IC のデータ転送をコントロールするリンクレイヤ制御 IC (LINK IC) であり、前述の (IEEE 1 3 9 4 の技術の概要) におけるリンクレイヤの機能を実現する。本 IC が備える主な機能としては PHY IC を介する送信／受信データを一時格納する送受信 FIFO、送信データの packets 化機能、PHY IC が受信データが本ノードアドレス、またはアイソクロナス転送データの場合は割り当てられたチャンネル向けのものであるかの判定機能、またそのデータのエラーチェックを行なうレシーバー機能、そしてデバイス本体とのインタフェースを行なう機能がある。

## 【 0 1 7 2 】

2 7 0 2 は 1 3 9 4 シリアルバスを直接ドライブするフィジカルレイヤ制御 IC (PHY IC) であり、前述の (IEEE 1 3 9 4 の技術の概要) におけるフィジカルレイヤの機能を実現する。主な機能としては、バスイニシャル化とアービトラージ、送信データ符号のエンコード／デコード、ケーブル通電状態の監視ならびに負荷終端用電源の供給 (アクティブ接続認識用)、リンクレイヤ IC とのインタフェースである。

## 【 0 1 7 3 】

2 7 0 3 はコンフィギュレーション ROM であり、各機器固有の識別、通信条件等が格納されている。本 ROM のデータフォーマットは <IEEE 1 3 9 4 の技術の概要> で説明したように IEEE 1 2 1 2 並びに IEEE 1 3 9 4 規格で定められたフォーマットに準じている。

## 【 0 1 7 4 】

2704はリンクレイヤIC、PHYICをはじめとする1394インタフェース部をコントロールするCPUであり、2805は同インタフェース部のコントロール用プログラムが格納されているROMである。2706はRAMであり、送受信データを蓄えるデータバッファをはじめ、制御用ワークエリア、1394アドレスにマッピングされた各種レジスタのデータ領域に使用されている。

#### 【0175】

各ノードは図24に示す様な一般形式のコンフィギュレーションROMを装備しており、各デバイスのソフトウェアユニット情報はユニットディレクトリに、ノード固有の情報はノードディペンデントインフォディレクトリに保存されている。

#### 【0176】

また、プリンタ機能、スキャナ機能といった各デバイスの基本機能インスタンスとその基本機能に付随する詳細情報はroot directoryからオフセットされるインスタンスディレクトリ(instance directory)に保有することが可能となっている。

#### 【0177】

インスタンスディレクトリの構成について説明する。インスタンスディレクトリには、プリンタ、スキャナといったプロトコルに依存しないデバイスの情報が格納される。単機能のデバイスの場合、基本機能情報は1つであり、複数機能をサポートするデバイスの場合には、複数の機能が列挙される。列挙された各機能について対応するプロトコル・ソフトウェア情報を保存するユニットディレクトリへのポインタ情報を保存する他に、それぞれの機能に関する固有な詳細情報を保有するためのフィーチャディレクトリへのポインタが保存される。

#### 【0178】

＜IEEE1394の技術の概要＞で説明したように1394シリアルバスのアドレス設定のうち、最後の28ビットはシリアルバスに接続される他のデバイスからアクセス可能な、各機器の固有データの領域として確保されている。図25はこの各機器の固有データの領域である28ビットの領域のアドレス空間を表した図である。

## 【0179】

図25中0000番地から0200番地の領域には図11に示したCSRコアレジスタ群が配置されている。これらレジスタはCSRアーキテクチャで定められたノード管理の為の基本的な機能として存在している。

## 【0180】

0200番地から0400番地の領域は、CSRアーキテクチャにより、シリアルバスに関するレジスタが格納される領域として定義されている。本実施の形態例のシリアルバスに関するレジスタが格納される領域の例を図26に示す。＜IEEE1394の技術の概要＞で説明したように0200～0230番地のレジスタが定義されておりデータ転送の同期、電源供給、バスリソース管理等に使用されるレジスタが配置されている。この部分は上述した図12に示す構成と同様である。

## 【0181】

図26中0240番地に配置されているレジスタ、REMOTE\_BUS\_RESETは本実施の形態例の特徴であり、このレジスタのフォーマットを図27に示す。

## 【0182】

このレジスタに対して1394ライトトランズアクションにより、図27のフォーマットに従いBUS\_IDフィールドに有効なバスIDが代入されたデータの書き込みが行われたノードは、自ノードが接続されているローカルバス以外のBUS\_IDフィールドで表されるリモートバスにおいてバスリセットが発生したこと事を知ることが可能となる。

## 【0183】

図26中0244番地に配置されているレジスタ、EVENT\_CONTROLは本実施の形態例の特徴的な構成であり、このEVENT\_CONTROLレジスタのフォーマットを図30に示す。図30は本実施の形態例の1394ノードのEVENT\_CONTROLレジスタを示した図である。

## 【0184】

このEVENT\_CONTROLレジスタに対して、1394ライトトランズアクションにより、図30のフォーマットに従い、BEEP, LIGHT, PO

W E R の各指定が書き込まれる。この書き込みによりそれぞれの値に対応するイベントが指定された機器で起こる様に制御する。

## 【 0 1 8 5 】

即ち、8ビットで指定される「B E E P」は、指定された機器に対して音を出すことを指示するもので、図 3 0 に示した各値に従って指定された機器から音が発せられる。また音の種類も同時に指定することが出来、これによりユーザーに知らしめる内容を区別することが出来る。

## 【 0 1 8 6 】

「L I G H T」は指定された機器に対して光を発する（L E D 等を点灯する）ことを指示するもので、図 3 0 に示した各値に従って指定された機器から光が発せられる。また光の種類を指定することが出来、これによりユーザーに知らしめる内容を区別することが出来る。

## 【 0 1 8 7 】

「P O W E R」は指定された機器に対して電源のオン・オフを指示するもので、図 3 0 に示した各値に従って指定された機器のオン・オフを制御することが出来る。即ち、ユーザーは離れた場所での特定機器の電源オン・オフを行なうことが出来る。

## 【 0 1 8 8 】

前述のコンフィギュレーションROMは400番地から800番地の領域に配置されている。

## 【 0 1 8 9 】

図 2 5 に示す0800番地から1000番地までの領域には、現在の1394バスのトポロジー情報、またノード間の転送スピードに関する情報が格納されている。同様に1000番地以降の領域はユニット空間と呼ばれ、各デバイス固有の動作に関連するレジスタが配置されている。この領域には各デバイスがサポートする上位プロトコルで規定されたレジスタ群とデータ転送用メモリマップドバッファ領域、また各機器固有のレジスタが配置される。

## 【 0 1 9 0 】

前述のように、上記構成の1394インタフェース部を具備したデバイスA1

、A 2 がバス A に、B 1、B 2 がバス B にそれぞれ接続され、1 3 9 4 ブリッジデバイスによってバス A、B が接続されている 1 3 9 4 ネットワークにおける本実施の形態例の動作を図 2 8 及び図 2 9 も参照して説明する。図 2 8 は本実施の形態例の D P P プロトコルに準拠した通信制御手順を示す図、図 2 9 は本実施の形態例の A V / C プロトコルに準拠した通信制御手順を示す図である。

#### 【0 1 9 1】

まず、バス A、B それぞれの現在の接続構成に至るにあたり、それぞれのバス独立に、デバイスノードの追加接続が行なわれる毎にバスリセットが発生する為、バスリセットを起点に自動的にノード I D の割り当てを行なうためにバスリセットのシーケンス、ノード I D 決定のシーケンスが行なわれ、新たなトポロジが生成される。

#### 【0 1 9 2】

その後、1 3 9 4 データ転送がそれぞれのバスにおいて開始される。このシーケンスの詳細については上記＜I E E E 1 3 9 4 の技術の概要＞の＜バスリセットのシーケンス＞、＜ノード I D 決定のシーケンス＞の項で説明されているので割愛する。このように接続ノードの接続順番、1 3 9 4 ブリッジへのバスの接続順番によって動作は異なるものの、ノード接続毎に上記バスリセットー1 3 9 4 初期化シーケンスが繰り返され、最終的に上記記述のように 1 3 9 4 ブリッジを介してデバイス A 1、A 2 がバス A に、デバイス B 1 と B 2 がバス B に接続されたトポロジが形成されたこととする。

#### 【0 1 9 3】

上記状態で 1 3 9 4 ネットワークのトポロジが決定され、1 3 9 4 データ転送が正常に行なわれている状態で、上位プロトコルとしてダイレクトプリントプロトコル (Direct Print Protocol) (以下「D P P」と称す。)を具備しているデジタルスチルカメラであるノード A 1 がユーザー操作、またはアプリケーションのトリガを起点に 1 3 9 4 で接続されているプリンタに画像データを転送し印刷を行なうために、まず 1 3 9 4 ネットワーク上で自ノード同様 D P P をサポートするプリンタデバイスを探す。

#### 【0 1 9 4】

これはネットワーク上に接続されているノードに対して相手ノードのコンフィギュレーションROMの読み出しを行なうことによって実現される。具体的には相手ノードに対するIEEE1394のリードトランザクションを使用することにより、そのリードレスポンスとして相手ノードのROMの内容が返ってくる。

#### 【0195】

前述のように各ノードのコンフィギュレーションROMには1394関連情報の他に、インスタンスディレクトリにはプリンタ、カメラといった各ノードの基本機能、ユニットディレクトリにはAV/Cプロトコル、DPPといった上位プロトコルやソフトウェアに関する情報が記述されている。

#### 【0196】

ノードA1はローカルバスAの各ノードのROM読み出しを行った後に1394ブリッジを経由してバスBの各ノードのROM読み出しを行なう過程で、ノードB1がプリンタでありDPPデバイスであることを検出する。

#### 【0197】

なお、1394ブリッジを経由した1394トランザクションの詳細についてはここでは割愛するが、現在IEEE1394.1で規格が策定中である。

#### 【0198】

ノードA1であるカメラは、プリンタであり、自ノードがサポートするDPPプロトコルと同一プロトコルを具備したノードB1を発見後、図28に示すDPPプロトコルで定義された手順、フォーマットに準拠した形でノードB1と接続を樹立する。

#### 【0199】

即ち、ノードA1はノードB1に図28の①に示すようにライト・トランザクションを使って接続リクエストコマンドを送信し、ノードB1がこれに応答してノードA1に対して図28の②に示すようにライト・トランザクションを使って接続リクエストレスポンスを送信し、以降アプリケーションデータの転送を開始する。

#### 【0200】

同様に上位プロトコルとしてA V / C プロトコルを具備しているデジタルビデオカムコーダであるノードB 2 も 1 3 9 4 ブリッジを介してノードA 2 と図 2 9 に示すA V / C プロトコルを使いA V / C コマンドの送受を開始し、図 2 9 の①に示すようにノードB 2 からA V / C コマンドを発行し、そのレスポンス待ち状態に入っているものとする。

## 【 0 2 0 1 】

上に説明したネットワーク状態において、ユーザーの操作によりデバイスノードA 3 (図 1、1 0 8) がバスAに新たに接続されたとする。新たなノードが追加接続されることによりI E E E 1 3 9 4 の特性に従いバスリセットが発生する。バスリセット信号を受信したバスAの各ノードの1 3 9 4 インタフェース層はその情報を上位プロトコル層に通知すると共にバスリセットを起点に自動的にノードI Dの割り当てを行なうためにバスリセットのシーケンス、ノードI D決定のシーケンスといった一連のバスリセット復帰処理を開始する。

## 【 0 2 0 2 】

バスAにおいてD P Pの規定に従いバスBのノードB 1 とコネクションを樹立し、データ転送を行っていたノードA 1 では、バスAのバスリセットがD P P層に通知されると、D P Pの規定に従ったバスリセット復帰処理が開始される。

## 【 0 2 0 3 】

D P Pにおけるバスリセット復帰処理では、1 3 9 4 レイヤにおいてバスリセット復帰処理が終了し、新たなノードI Dとトポロジー決定後、データ転送が正常に復帰した段階でデータ送信が再開される前に、予め規定された時間内に最初に相手ノードにコネクション要求を送出した方のノードがリコネクトリクエストコマンド、すなわち最接続要求を送出する規定になっている。

## 【 0 2 0 4 】

また、コネクション樹立時に要求を受けた方のノードは1 3 9 4 インタフェース層でバスリセット復帰が完了後、コネクションを樹立していたノードからのリコネクトリクエストコマンドの受信待ち状態に入り、規定時間内にそれを受信しない場合には、そのコネクションを破棄する、という規定になっている。

## 【 0 2 0 5 】

また、バス A において A V / C の規定に従いバス B のノード B 2 とデータ転送を行っていたノード B 1 では、バス A のバスリセットが A V / C 層に通知されると、A V / C の規定に従ったバスリセット対応処理が開始される。

#### 【 0 2 0 6 】

A V / C プロトコルでは通常一方のノードによる A V / C コマンドの送信に対してそのコマンドを受信した方のノードがコマンド実行結果等の情報を含んだ対となるレスポンスをコマンド発行ノードに対して送出する規定となっている。バスリセットが生じた際、リセット前に送出し、レスポンスを受信していない A V / C コマンドは未実行、破棄されたとみなされる為、1 3 9 4 インタフェース層においてバスリセット処理が復帰し、データ転送が正常復帰された後に再送出する必要がある、と規定されている。

#### 【 0 2 0 7 】

一方、接続形態の変化のないバス B においてバスリセットは発生せず、1 3 9 4 ブリッジノード 1 0 1 により接続されたバス A でバスリセットが発生した場合においても、それを検出するものの 1 3 9 4 ブリッジの特性により、バスリセット信号は他バス、この場合はバス B に伝搬されない。従って、この時点ではノード A 1, A 2, A 3 といったバス A に接続されているノードのみでバスリセット復帰処理が開始され、ノード A 1 のデータ送信先であるノード B 1, ノード A 2 のデータ送信先であるノード B 2 で同処理は開始されていない。

#### 【 0 2 0 8 】

しかしながら、本実施の形態例における 1 3 9 4 ネットワークシステムでは、1 3 9 4 ブリッジが一方のバスにおけるバスリセット発生情報をもう一方のバスに接続されるノードに通知する手段を、各ノードはリモートバスにおけるバスリセット発生通知を受信する手段を具備するところに特徴がある。

#### 【 0 2 0 9 】

具体的には、バス A でバスリセットが発生したことによりバスリセット信号を受信した 1 3 9 4 ブリッジ 1 0 1 は、バス A に接続されているノードコントローラ側でバスリセット処理を行なう一方で、バス A のバス I D 情報、すなわち 3 F D h という値と共に、バスリセットが発生したことをバス B ノードコントローラ

側に通知する。

【0 2 1 0】

バス B ノードコントローラはこの情報を受け取ると、バス B に接続されている各ノードの 0 2 4 0 番地に配置されているレジスタである「REMOTE\_BUS\_RESET」に対して、レジスタのフォーマットに従った形でバスリセットが発生したリモートバスのバス ID : 3 F D h をデータとしたパケットを 1 3 9 4 ライトトランズアクションを使用して書き込みを行なう。

【0 2 1 1】

バス B では、バスリセットが発生していないものの、図 2 8 の③あるいは図 2 9 の②に示すようにして 1 3 9 4 ブリッジノード 1 0 1 による各ノードの REMOTE\_BUS\_RESET レジスタへバス A の ID の書き込みが行なわれることにより、リモートバス A においてバスリセットが発生したことが通知される。

【0 2 1 2】

REMOTE\_BUS\_RESET レジスタへの書き込みを検出したバス B の各ノードの 1 3 9 4 インタフェース層はリモートバスでバスリセットが発生した事と共にそのリモートバスのバス ID 情報を上位プロトコル層に通知する。

【0 2 1 3】

バス B において D P P の規定に従いバス A のノード A 1 とコネクションを樹立しデータ転送を行っていたノード B 1 では、バスリセットを起こしたリモートバス ID をチェックし、コネクション先であるノードが接続されているバス A であることを確認すると、コネクション先ノード、すなわちノード A 1 が D P P の規定に従ったバスリセット復帰処理を開始したことを認識する。

【0 2 1 4】

ノード B 1 も D P P のバスリセット処理に対応した処理を開始し、コネクションを樹立していたノードからのリコネクトリクエストコマンドの受信待ち状態に入る。これにより、実際にバスリセットが発生したことによりバスリセット処理を開始したノード A 1 と、バスリセットが発生していないバス B に接続されているノード B 1 間で D P P プロトコル処理の整合性が確保される。

【0 2 1 5】

このあと、ノード A 1 はノード B 1 に図 2 8 の④に示すリコネクトリクエストコマンドを送信し、ノード B 1 はノード A 1 に図 2 8 の⑤に示すリコネクトリクエストレスポンスを送信して以降データ通信を再開する。

## 【 0 2 1 6 】

同様に、バス B において A V / C プロトコルの規定に従いバス A のノード A 2 と A V / C コマンドのやりとりを行っていたノード B 2 では、バスリセットを起こしたりリモートバス I D をチェックし、通信先であるノード A 2 が接続されているバス A であることを確認すると、通信先ノード、すなわちノード A 2 が A V / C プロトコルの規定に従ったバスリセット処理を開始したことを認識する。

## 【 0 2 1 7 】

ノード B 2 も図 2 9 に示す A V / C のバスリセット処理に対応した処理を実行し、リモートバスリセット前に送出し、レスポンスを受信していない A V / C コマンドは未実行、破棄されたとみなす処理を実行する。これにより、実際にバスリセットが発生したことによりバスリセット処理を開始したノード A 2 と、バスリセットが発生していないバス B に接続されているノード B 2 間で A V / C プロトコル処理の整合性が確保される。

## 【 0 2 1 8 】

即ち、ノード B 2 はノード A 2 に図 2 9 の③に示す A V / C コマンドを再度送信し、これに応答してノード A 2 はノード B 2 に図 2 9 の④に示す A V / C レスポンスを送信して通信を継続する。

## 【 0 2 1 9 】

以上説明したように本実施の形態例によれば、 I E E E 1 3 9 4 バスを用いて接続される機器において、上位プロトコルの種類によらず特定の機器に対して希望するイベントを発生させることが可能となる。イベントによりユーザーに対して機器の特定の判別や電源管理等を容易に行なうことが出来るようになる。

## 【 0 2 2 0 】

## 〔第 2 の実施の形態例〕

次に図 3 1 を参照して本発明に係る第 2 の実施の形態例を詳細に説明する。第 2 の実施の形態例においても基本構成は上述した第 1 の実施の形態例と同様で

あり、1394ノードのEVENT\_CONTROLレジスタにイベント情報を置き込む制御の同様である。唯し、第2の実施の形態例においては書き込まれたイベント情報に対する制御が一部相違している。以下の説明は上述した第1の実施の形態例と異なる部分を主に説明する。

## 【0221】

図31は本発明に係る第2の実施の形態例における1394ノードのEVENT\_CONTROLレジスタに「BEEP」を書き込んで、指定された機器から音を発することを指示する処理を説明するためのフローチャートである。以下の説明は、第2の実施の形態例における、ある特定の機器を探してその機器（1394ノード）のEVENT\_CONTROLレジスタに「BEEP」を書き込んで、指定された機器から音を発することを指示する処理について図31を参照して行なう。

## 【0222】

まずステップS3101で「BEEP」を書き込んで音を発生させる（を鳴らす）べき機器（1394ノード）を探す。この処理の詳細は上述した図24におけるインスタンスディレクトリのところで説明したように、コンフィギュレーションROMに格納されているノード固有の情報すなわち、プリンタ、スキャナといったデバイスを示す情報でこの情報をコンフィギュレーションROMから読み込むことで所望の機器を探すことが出来る。

## 【0223】

更に同一種別の機器から特定の機器を抽出するために、コンフィギュレーションROMに格納されているノードユニークID（図10の1001）の情報によって、同じ種類の機器から特定のベンダの特定の機器を選択することが出来る。

## 【0224】

ステップS3101で特定の機器を見つけ出すとステップS3102に進み、見つけ出した機器で音を発生させるために、見つけ出した機器のEVENT\_CONTROLレジスタに1394ライトトランズアクションにより、例えば図30に示すイベント情報の「BEEP」に対して1を書き込む。この書き込みにより、書き込まれた機器は「BEEP」が指示されたことを認識し、「BEEP」

で指示されたイベントを行なう。これにより、ユーザーに知らせることが出来る。

#### 【0225】

以上の説明は、「BEEP」により音を鳴らす場合についてのみ説明を行ったが、「BEEP」により音を消勢する場合も、あるいは、「LIGHT」又は「POWER」によるイベント制御につても、機器に対する動作が異なるだけで同様に作用する。

#### 【0226】

また、係る「BEEP」に対する動作は、図30に示すものに限定されるものではなく、ネットワークに接続された機器の表示部を用いるようにしても良い。

#### 【0227】

以上説明したように第2の実施の形態例によれば、IEEE1394バスに接続されたノードにおいて、上位プロトコルに関わらず、特定の機器に対して特定のイベントを起こす事が出来る機器を提供することが出来る。

#### 【0228】

更に、上記予め定められたレジスタを各1394ノードのアドレス空間の内コアCSRアーキテクチャレジスタ空間に配置することを特徴とした、また同アドレス空間の内シリアルバスレジスタ空間に配置することを特徴とした情報信号処理装置を提供することが出来る。

#### 【0229】

##### 〔他の実施の形態例〕

なお、本発明はレジスタに対する書き込みをライトトランザクションを用いて行ったが、ロックトランザクションを用いるものであってもよい。

#### 【0230】

また本発明は、複数の機器（例えばホストコンピュータ、インタフェース機器、リーダ、プリンタなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。

#### 【0231】

また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプ

プログラムコードを記録した記憶媒体（または記録媒体）を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているオペレーティングシステム(OS)などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

## 【 0 2 3 2 】

更に、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに備わるメモリに書き込まれた後、そのプログラムコードの指示に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

## 【 0 2 3 3 】

本実施の形態例を上記記憶媒体に適用する場合、その記憶媒体には、先に説明したフローチャート及び制御の説明に対応するプログラムコードが格納されることになる。

## 【 0 2 3 4 】

また、本発明は前述した I E E E 1 3 9 4 バスに限らず、他のバス、例えば U S B と呼ばれるバスであっても、同様に適用することができる。

## 【 0 2 3 5 】

## 【発明の効果】

以上説明したように本発明によれば、通信制御ネットワーク（例えば I E E E 1 3 9 4 バス）を用いて接続される機器において、上位プロトコルの種類によら

ず特定の機器に対して希望するイベントを発生させることを可能とし、例えば、係るイベントによりユーザーに対して機器の特定の判別や電源管理等を容易に行なうことが出来るようになる。

【図面の簡単な説明】

【図 1】

本発明に係る一発明の実施の形態例の概略構成を示す図である。

【図 2】

本実施の形態例の 1 3 9 4 ネットワーク構成例を示す図である。

【図 3】

本実施の形態例の I E E E 1 3 9 4 規格のアーキテクチャを説明する図である。

【図 4】

本実施の形態例のリンクレイヤの提供可能なサービスを示す図である。

【図 5】

本実施の形態例のトランザクション・レイヤの提供可能なサービスを示す図である。

【図 6】

本実施の形態例の 1 3 9 4 シリアルバスのアドレス空間を説明する図である。

【図 7】

本実施の形態例の C S R コアレジスタに格納される情報のアドレス及び機能の例を示す図である。

【図 8】

本実施の形態例のシリアルバスレジスタに格納される情報のアドレス及び機能の例を示す図である。

【図 9】

本実施の形態例における最小形式の確認 R O M (Configuration ROM) の構成例を示す図である。

【図 1 0】

本実施の形態例における一般形式の確認 R O M (Configuration ROM) の構成

例を示す図である。

【図 1 1】

本実施の形態例のユニット空間のシリアルバス装置レジスタに格納される情報のアドレス及び機能の例を示す図である。

【図 1 2】

本実施の形態例の 1 3 9 4 シリアルバス・ケーブルの断面図である。

【図 1 3】

本実施の形態例の D S - L i n k 符号化方式を示した図である。

【図 1 4】

本実施の形態例の 1 3 9 4 ネットワークにおけるバスリセット起動後の状態を説明する図である。

【図 1 5】

本実施の形態例におけるバスリセットの開始からノード I D の割り当てまでの処理を示すフローチャートである。

【図 1 6】

図 1 5 に示すステップ S 1 5 0 2 の親子関係宣言処理の詳細を示すフローチャートである。

【図 1 7】

図 1 5 に示すステップ S 1 5 0 5 のノード I D 設定処理の詳細を示すフローチャートである。

【図 1 8】

本実施の形態例におけるセルフ I D パケットの構成例を示す図である。

【図 1 9】

本実施の形態例における 1 3 9 4 ネットワークにおけるアービトレーションを説明する図である。

【図 2 0】

本実施の形態例の 1 通信サイクルにおいて同期式転送モードと非同期式転送モードとを混在させた場合を説明する図である。

【図 2 1】

本実施の形態例の同期式転送モードに基づいて転送される通信パケットのフォーマットを示す図である。

【図 2 2】

本実施の形態例の非同期式転送モードに基づく通信パケットのフォーマットを示す図である。

【図 2 3】

本実施の形態例の 1 3 9 4 ノードの 1 3 9 4 インターフェースブロックの構成を示す図である。

【図 2 4】

本実施の形態例のコンフィギュレーション ROM の格納データの構成を示す図である。

【図 2 5】

本実施の形態例の 1 3 9 4 ノードのアドレス空間を示した図である。

【図 2 6】

本実施の形態例の 1 3 9 4 ノードのシリアルバス関連レジスタ領域を示した図である。

【図 2 7】

本実施の形態例の 1 3 9 4 ノードの REMOTE\_BUS\_RESET レジスタを示した図である。

【図 2 8】

本実施の形態例の D P P プロトコルに準拠した通信制御手順を示す図である。

【図 2 9】

本実施の形態例の A V / C プロトコルに準拠した通信制御手順を示す図である。

【図 3 0】

本実施の形態例の 1 3 9 4 ノードの EVENT \_ CONTROL レジスタを示した図である。

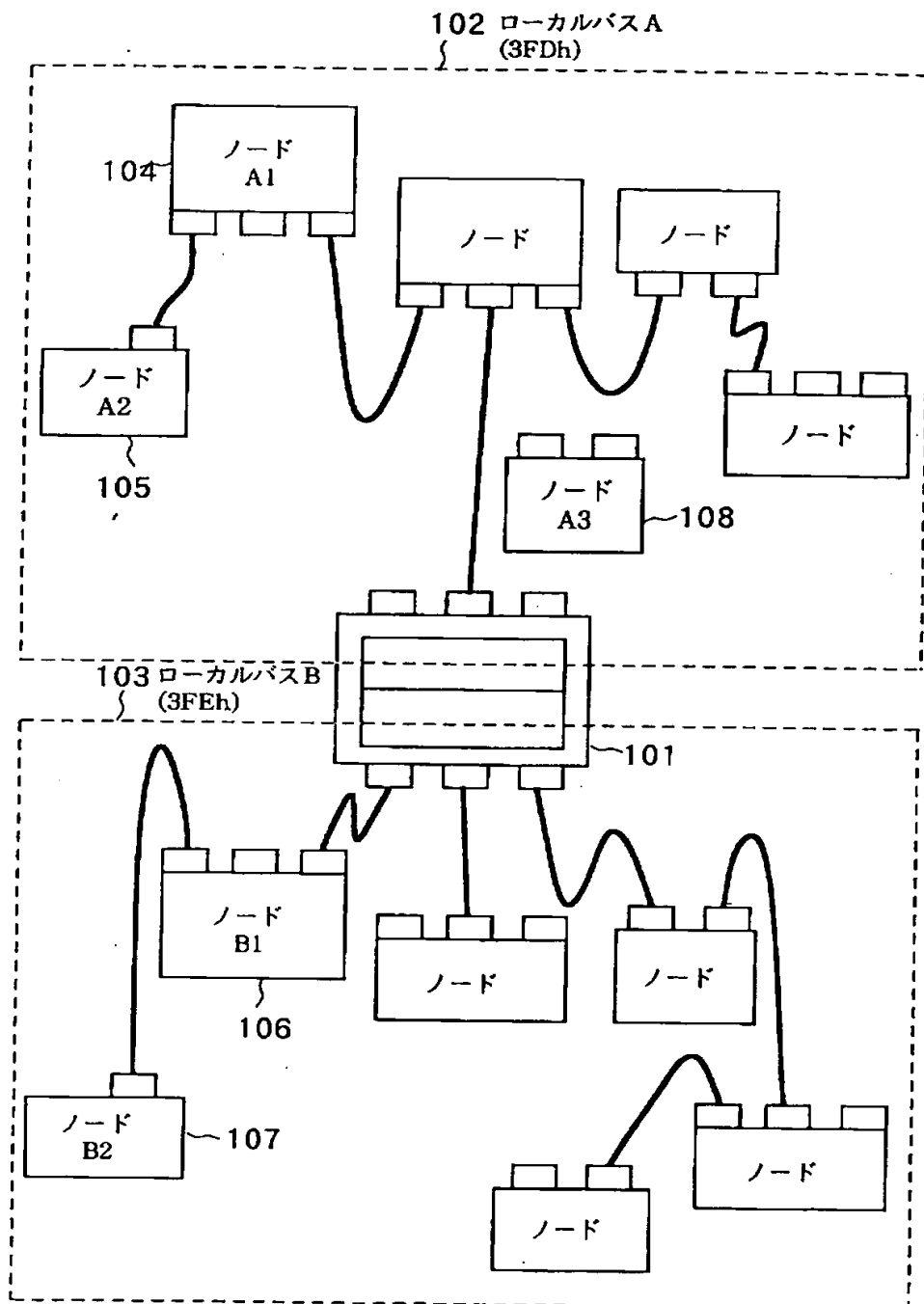
【図 3 1】



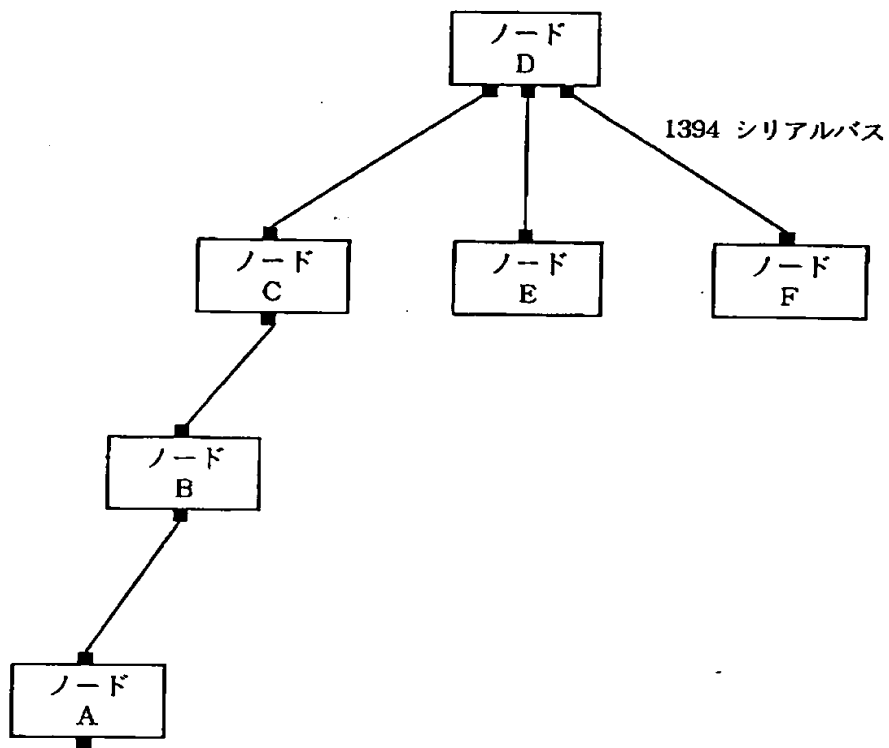
本発明に係る第 2 の実施の形態例における 1 3 9 4 ノードの EVENT\_\_CONTROL レジスタに BEEP を指示する処理を説明するためのフローチャートである。

【書類名】 図面

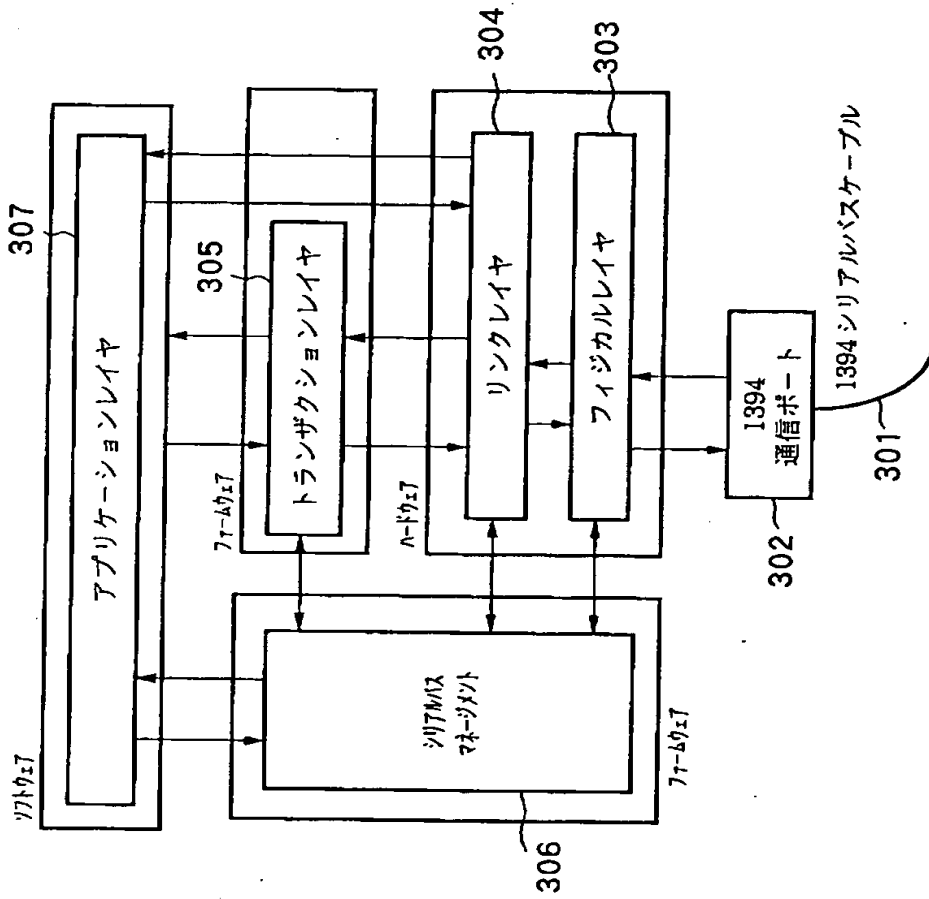
【図 1】



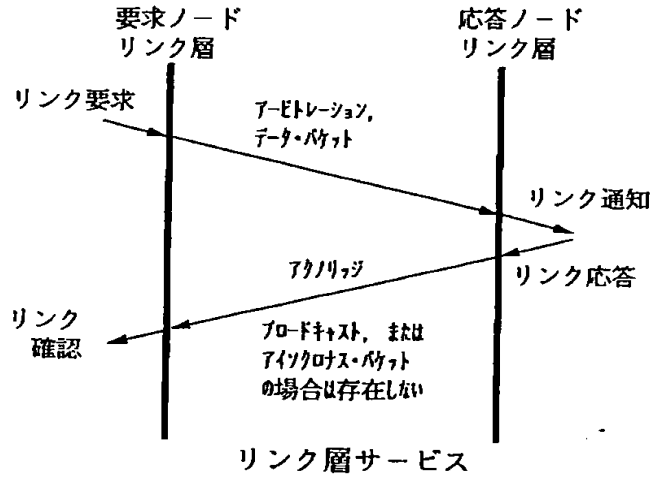
【図2】



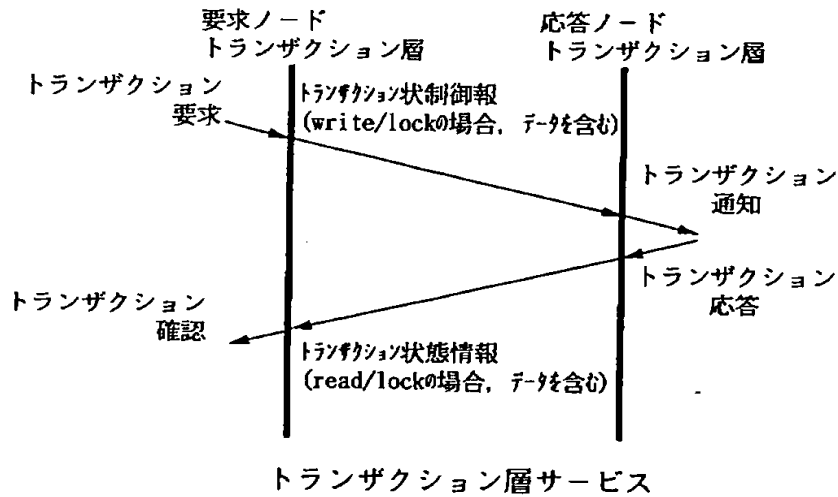
【図 3】



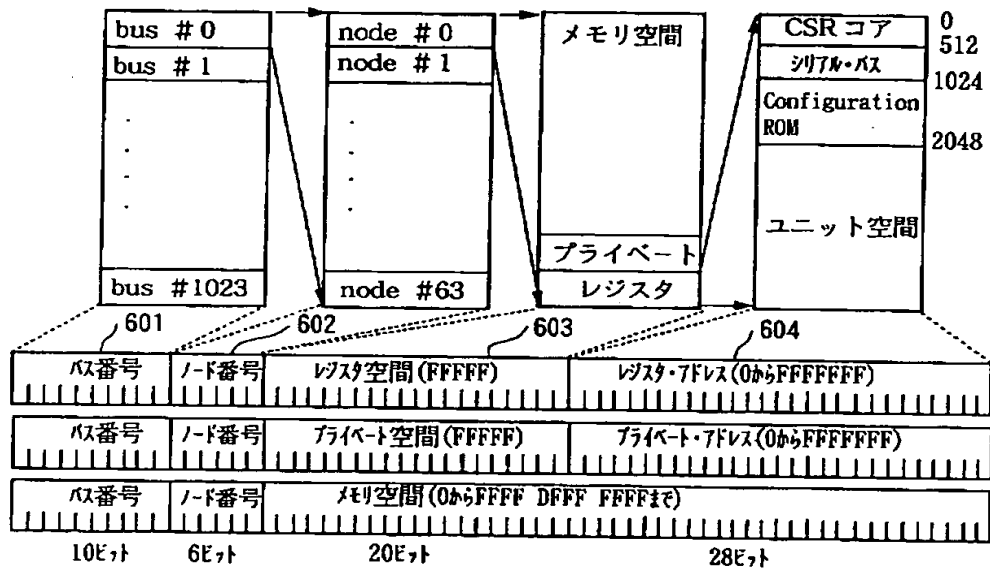
【図 4】



【図 5】



【図 6】



【図 7】

CSR コア・レジスタ

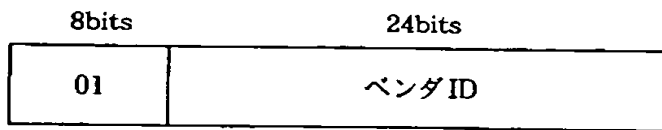
オフセット (16進数)	レジスタ名称	機能
000	STATE_CLEAR	状態と制御の情報
004	STATE_SET	STATE_CLEARの書き込み可否 を示す情報
008	NODE_IDS	バスID + ノードID
00C	RESET_START	この領域に対する書き込みで バスをリセット
010~014	INDIRECT_ADDRESS, INDIRECT_DATA	1Kより大きいROMをアクセス するためのレジスタ
018~01C	SPLIT_TIMEOUT	スプリット・トランザクション のタイムアウトを検出するタイマの値
020~02C	ARGUMENT, TEST_START, TEST_STATUS	診断用のレジスタ
030~04C	UNITS_BASE, UNITS_BOUND, MEMORY_BASE, MEMORY_BOUND	IEEE1394 では、実装しない
050~054	INTERRUPT_TARGET, INTERRUPT_MASK	割り込み通知レジスタ
058~07C	CLOCK_VALUE, CLOCK_TICK_PERIOD, CLOCK_STROBE_ARRIVED, CLOCK_INFO	IEEE1394 では、実装しない
080~0FC	MESSAGE_REQUEST, MESSAGE_RESPONSE	メッセージ通知レジスタ
100~17C		予約
180~1FC	ERROR_LOG_BUFFER	IEEE1394 用に予約

【図 8】

## シリアル・バス・レジスタ

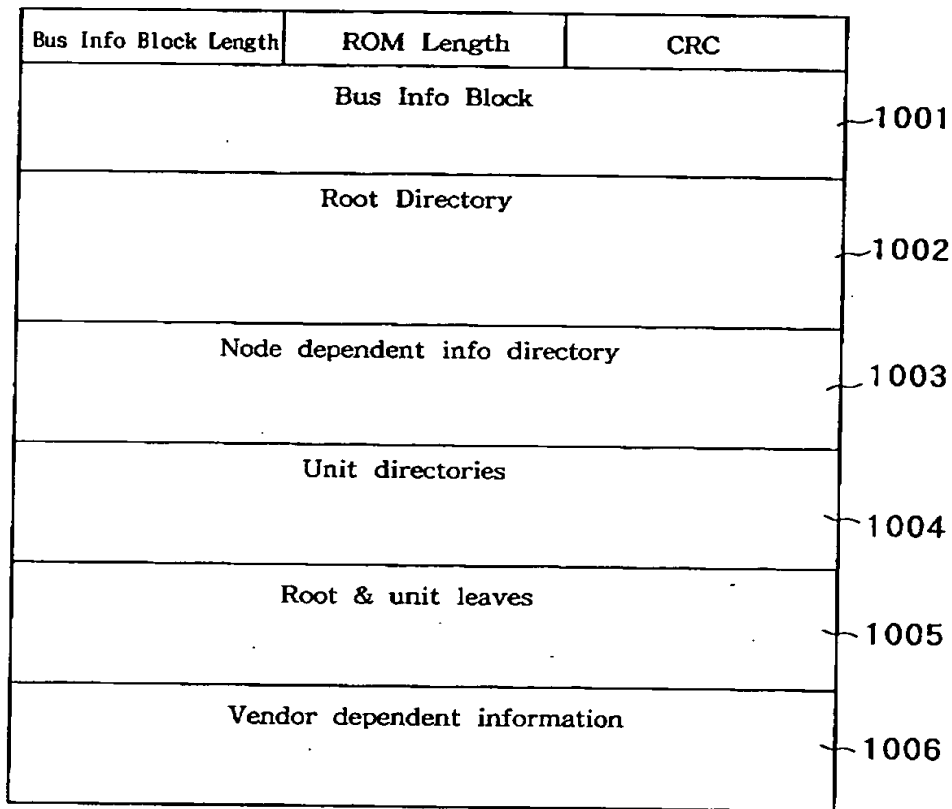
オフセット (16進数)	レジスタ名称	機能
200	CYCLE_TIME	アイソクロナス転送のためのカウンタ
204	BUS_TIME	時間を同期するためのレジスタ
208	POWER_FAIL_IMMINENT	電源供給に関するレジスタ
20C	POWER_SOURCE	
210	BUSY_TIMEOUT	トランザクション層の再試行を制御
214 } 218		予約
21C	BUS_MANAGER_ID	バス・マネージャのノードID
220	BANDWIDTH_AVAILABLE	アイソクロナス転送の帯域を管理
224 } 228	CHANNELS_AVAILABLE	アイソクロナス転送のチャンネル番号を管理
22C	MAINT_CONTROL	診断用レジスタ
230	MAINT_UTILITY	
234 } 3FC		予約

【図 9】



最小形式の Configuration ROM

【図 1 0】

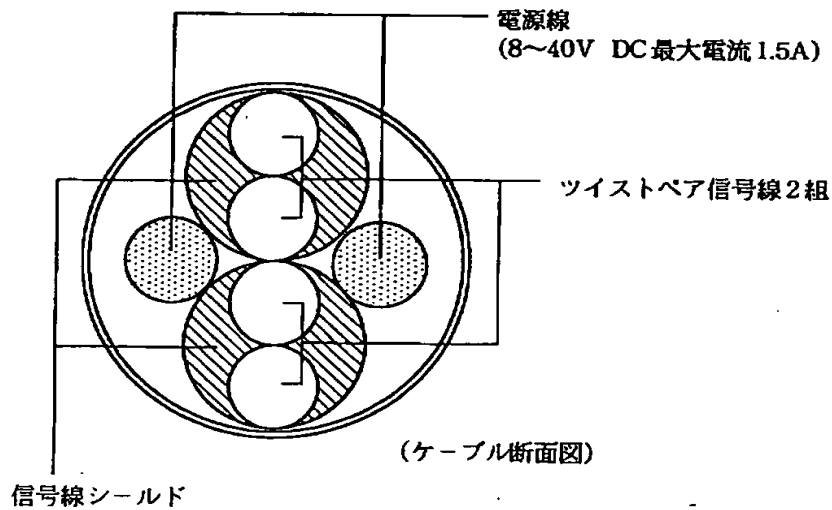


【図 1 1】

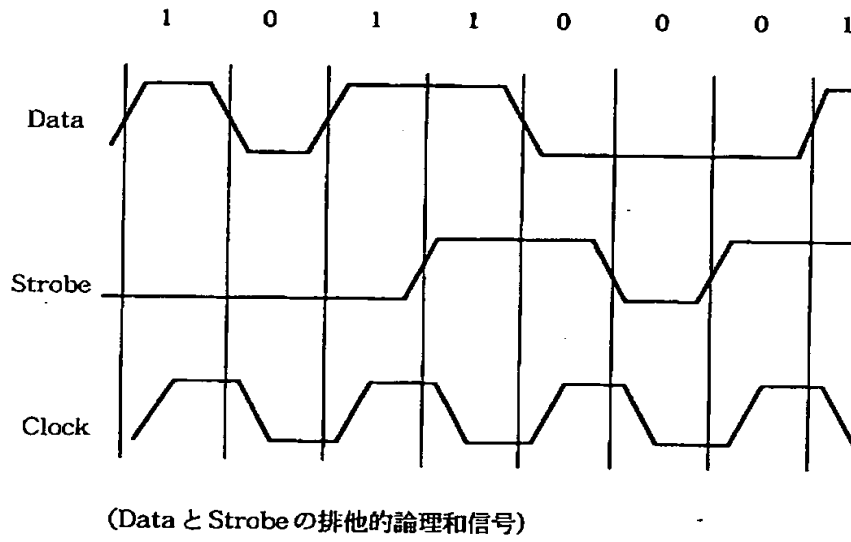
シリアル・バス装置レジスタ

オフセット (16進数)	レジスタ名称	機能
800 } FFC		予約
1000 } 13FC	TOPOLOGY_MAP	シリアル・バスの構成情報
1400 } 1FFC		予約
2000 } 2FFC	SPEED_MAP	シリアル・バスの伝送速度の情報
3000 } FFFC		予約

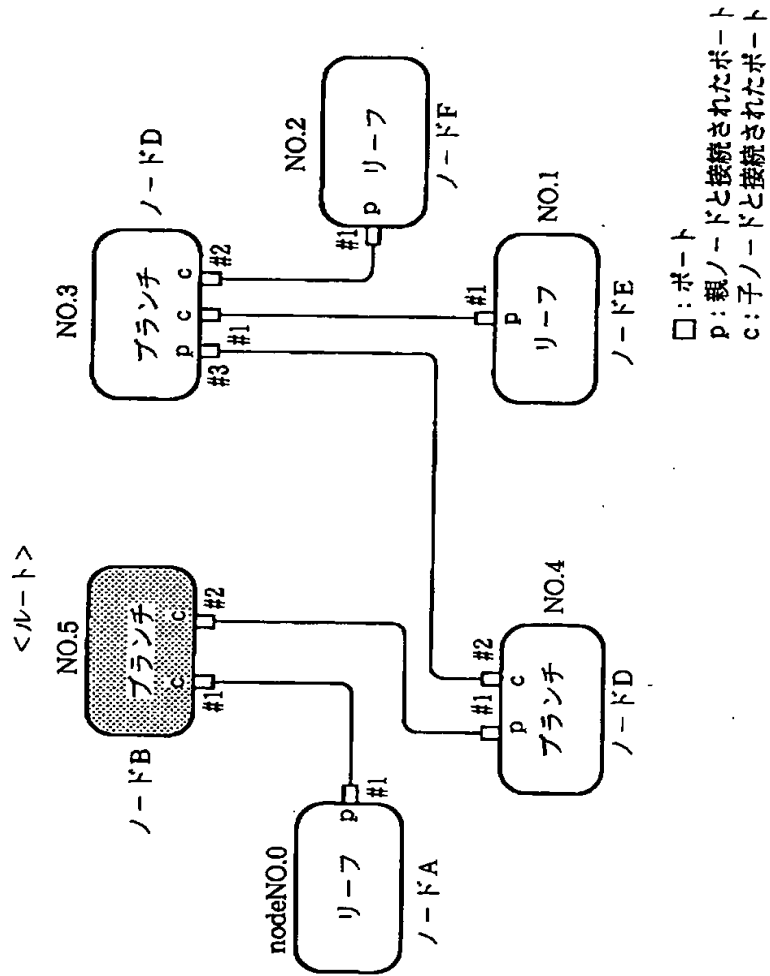
【図 1 2】



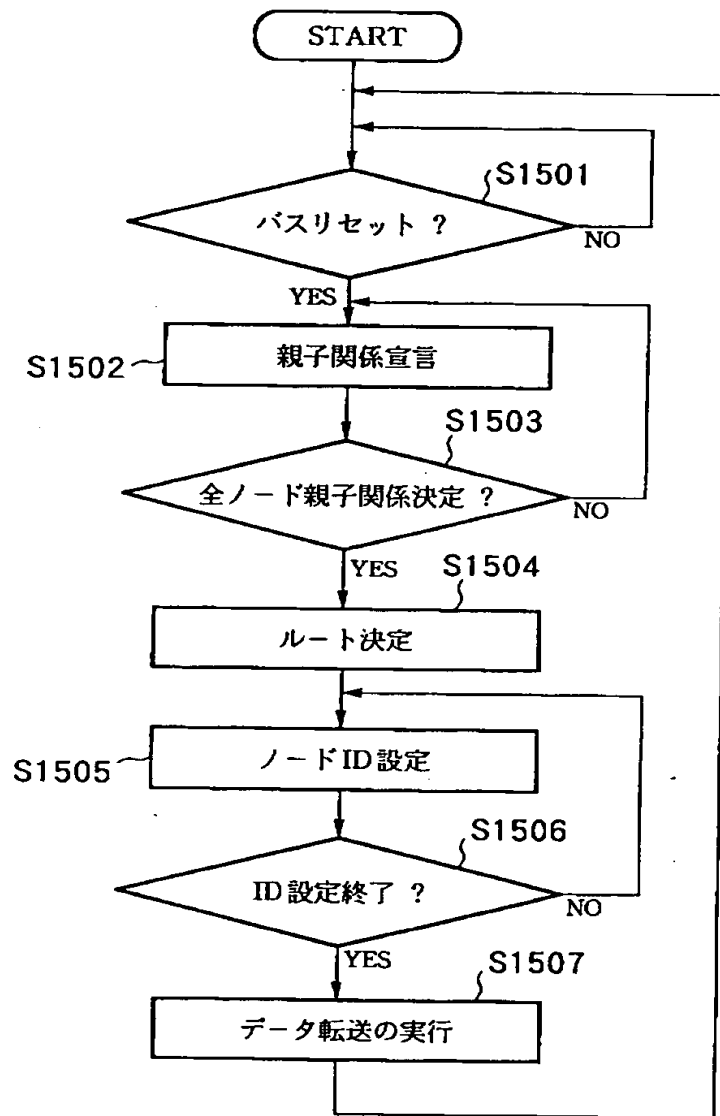
【図 13】



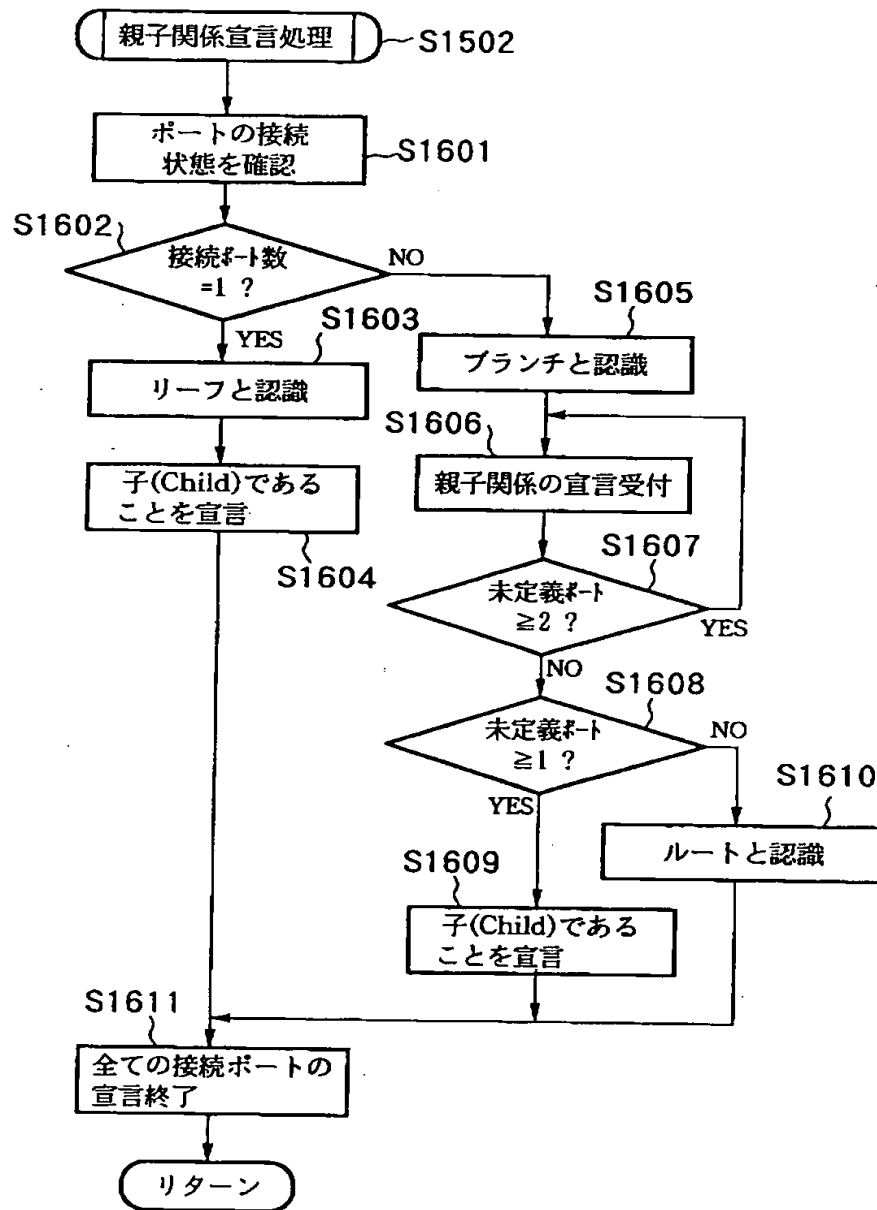
【図 1 4】



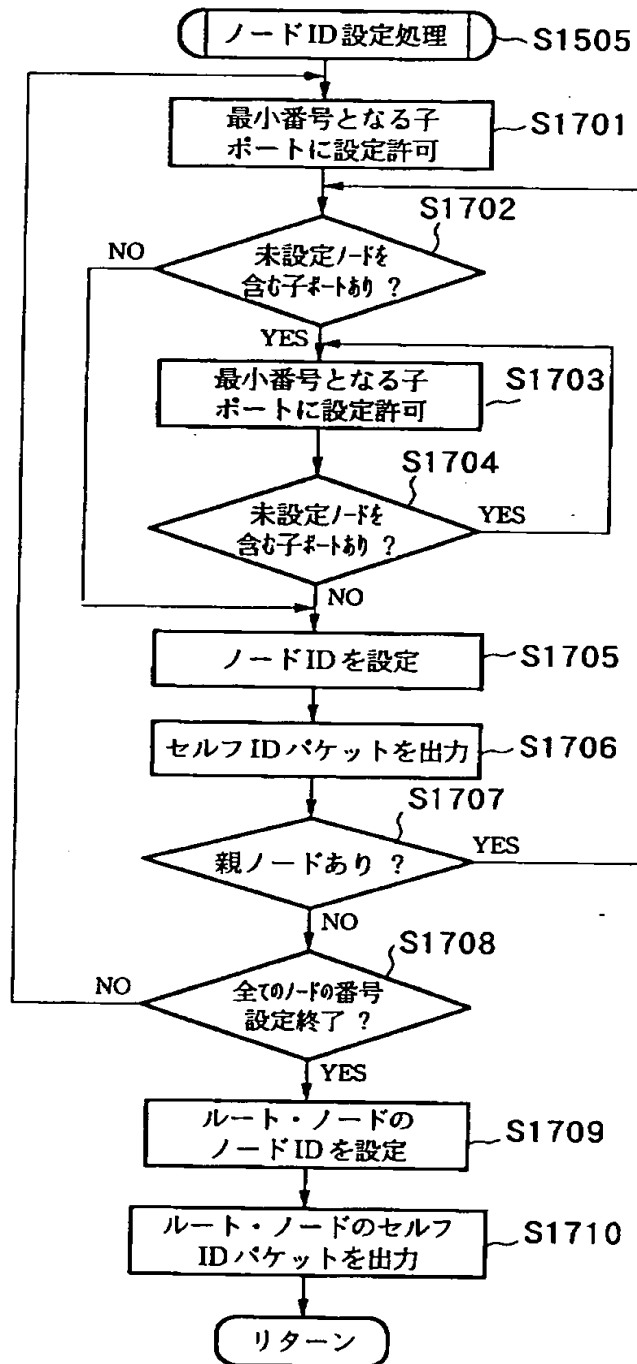
【図 1 5】



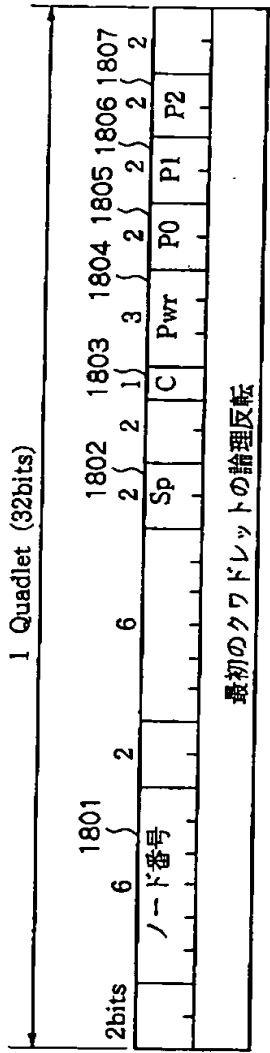
【図16】



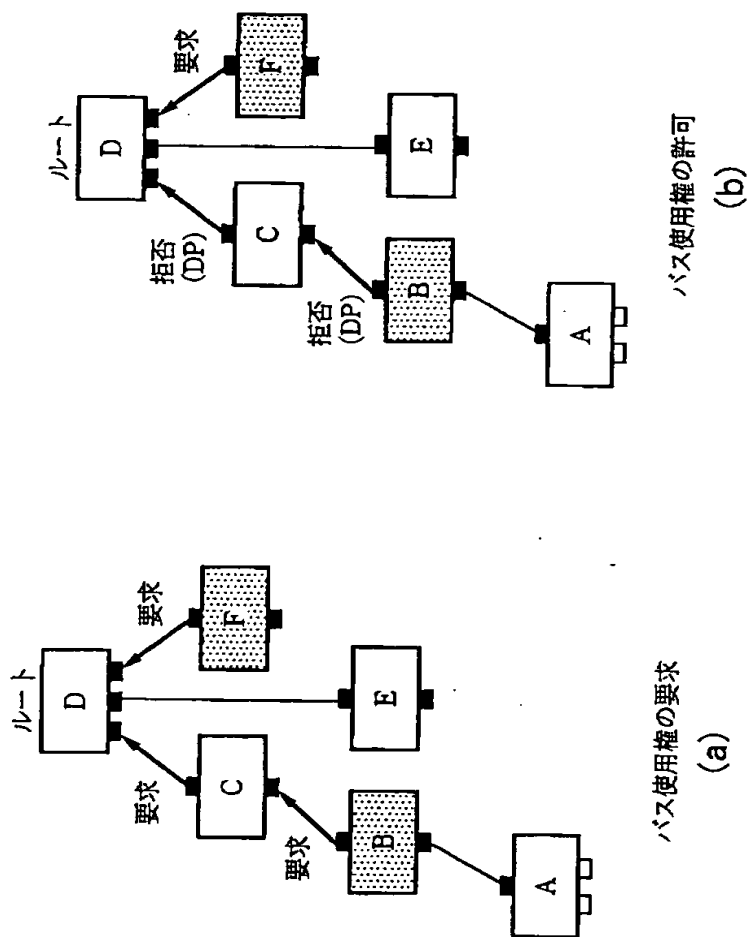
【図 1 7】



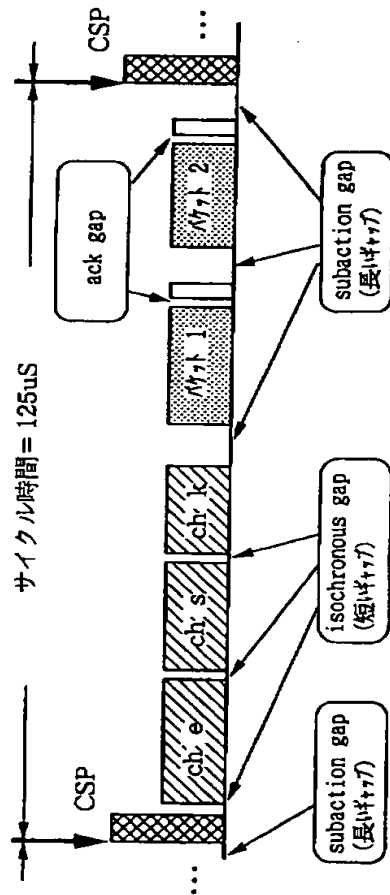
【図 1 8】



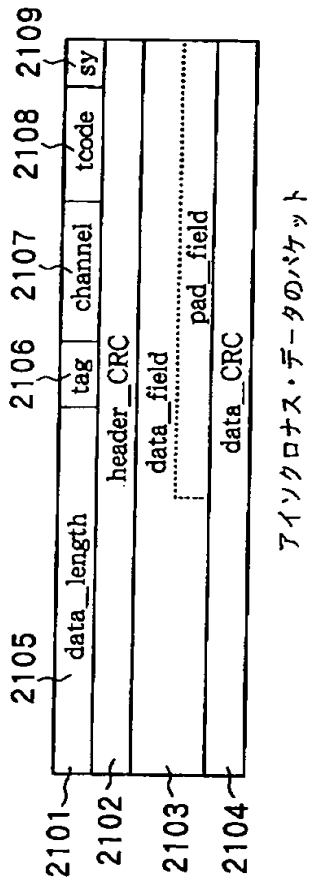
【図 1 9】



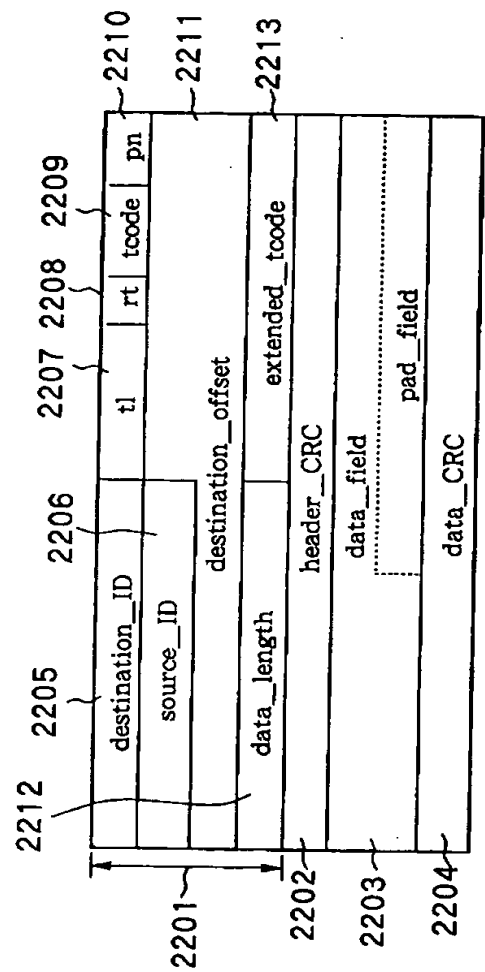
【図 2 0】



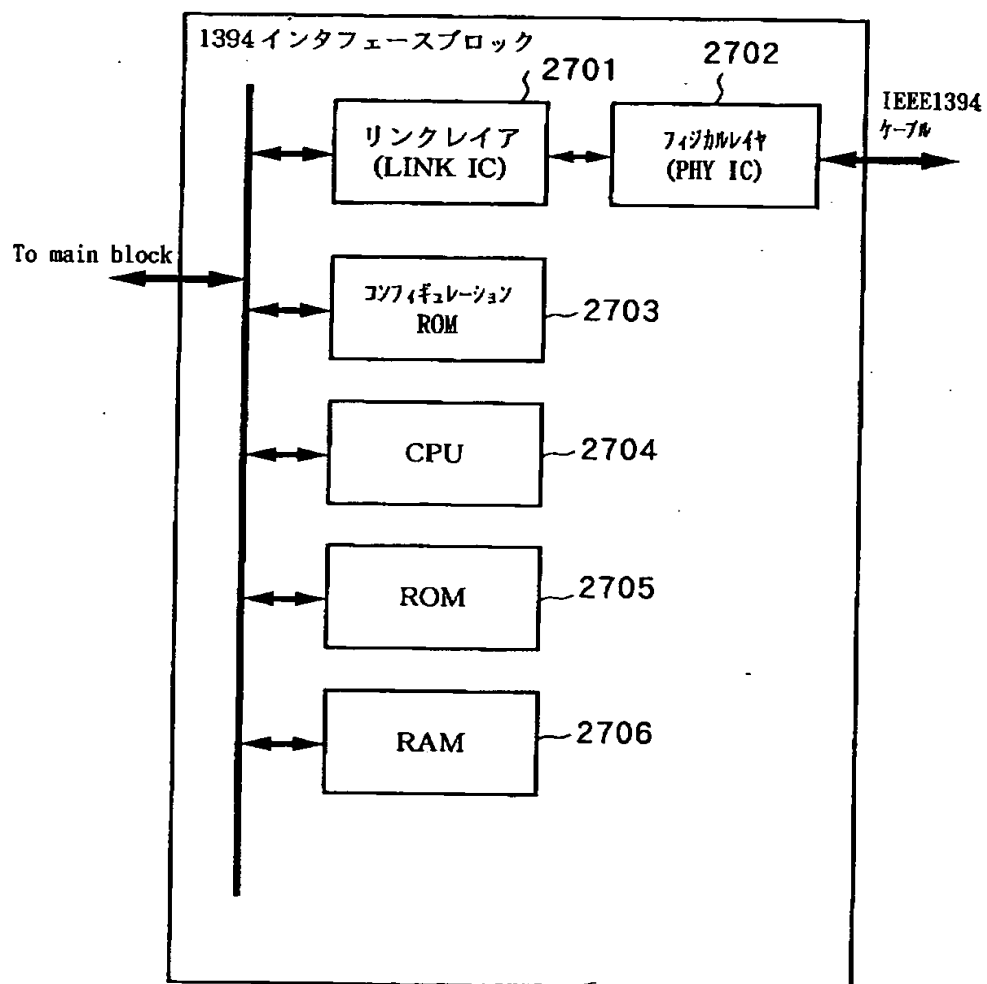
【図 2 1】



【図 2 2】



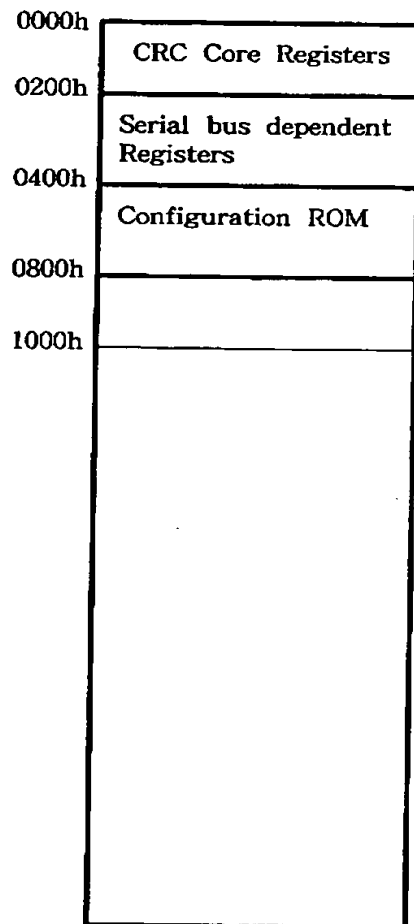
【図 2 3】



【図 2 4】

Bus Info Block Length		ROM Length	CRC
Bus Info Block			
Root Directory			
Node dependent info directory			
Unit directories			
インスタンス ディレクトリ	Instance directory Length		CRC_16
	Key	keyword leaf offset entry	
	Key	Unit Directory offset	
	Key	Feature Directory offset	
キーワード リーフ	keywordleaf Length		CRC_16
	keywords		
フィーチャ ディレクトリ	Feature directory Length		CRC_16
	Vendor dependent information		

【図 2 5】

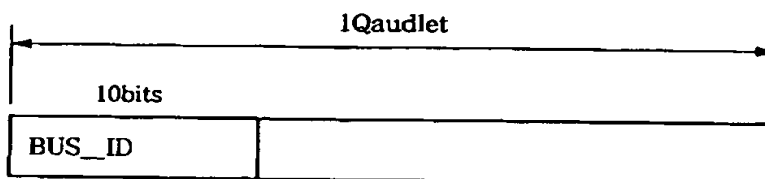


【図 2 6】

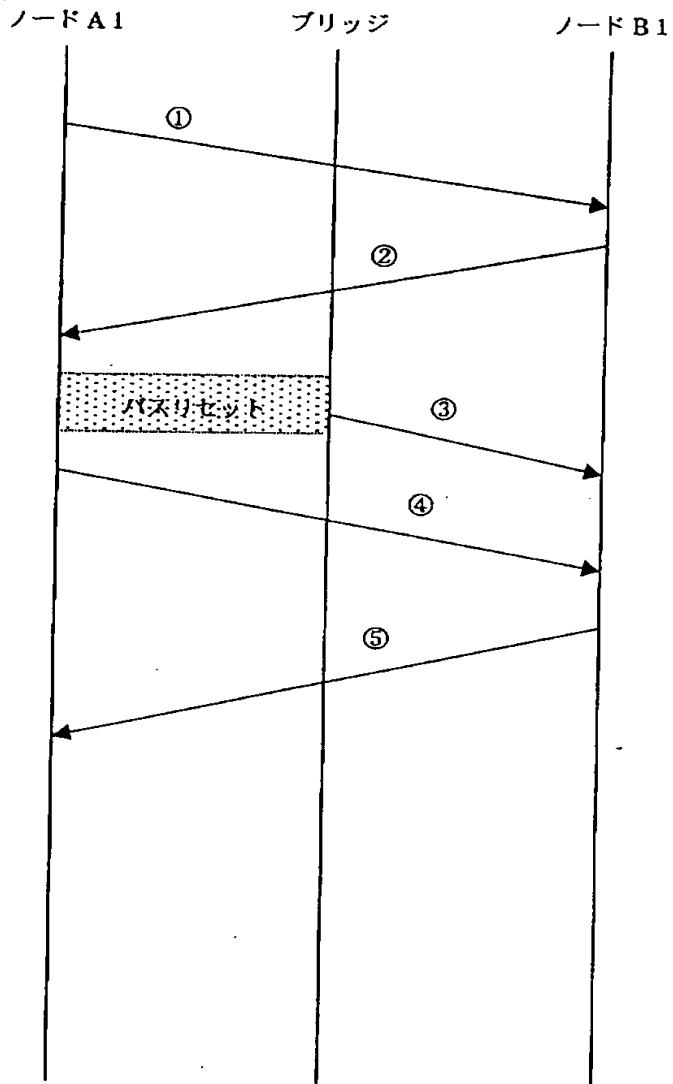
シリアルバス・レジスタ

オフセット (16進数)	レジスタ名称	機能
200	CYCLE.TIME	アイソクロス転送のためのカウンタ
204	BUS.TIME	時間を同期するためのレジスタ
208	POWER.FAIL.IMMINENT	電源供給に関するレジスタ
20C	POWER.SOURCE	
210	BUSY.TIMEOUT	トランザクション層の再試行を制御
214～218		予約
21C	BUS.MANAGER.ID	バス・マネージャのノート転送
220	BANDWIDTH.AVAILABLE	アイソクロス転送の帯域を管理
224 } 228	CHANNELS.AVAILABLE	アイソクロス転送のチャネル番号を管理
22C	MAINT.CONTROL	診断用レジスタ
230	MAINT.UTILITY	
234～23C		予約
240	REMOTE.BUS.RESET	リモートバスにおけるバスリセット通知
244	EVENT.CONTROL	各イベントを管理

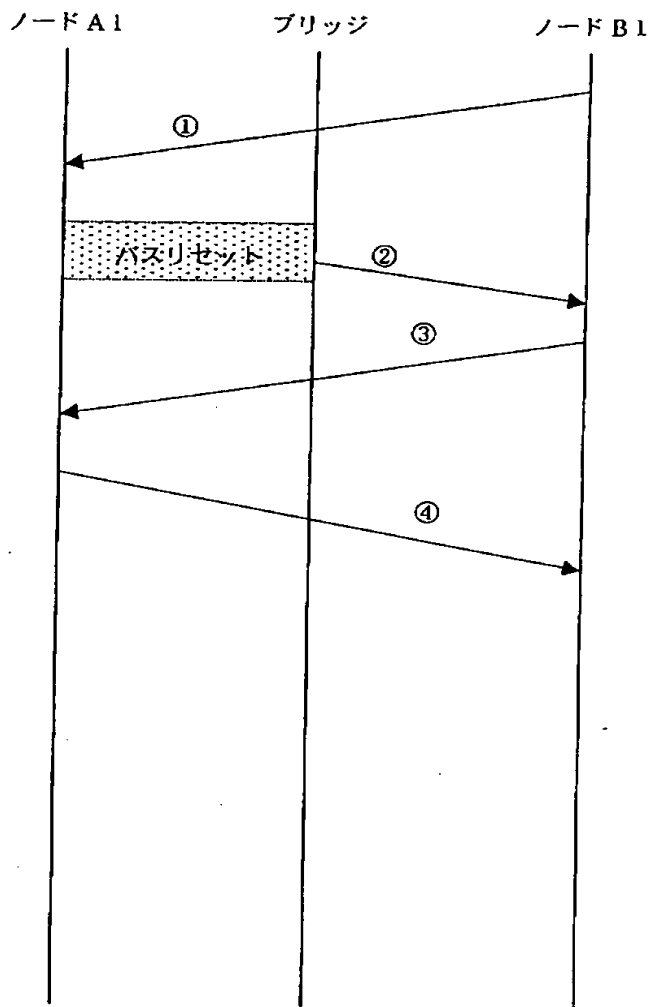
【図 2 7】



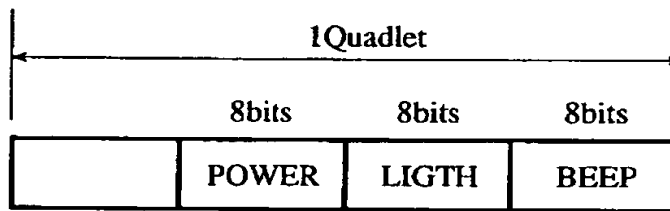
【図28】



【図 29】



【図 3 0】



BEEP = 0 音を出さない

- 1 連続して音を出す
- 2 途切れた音を出す

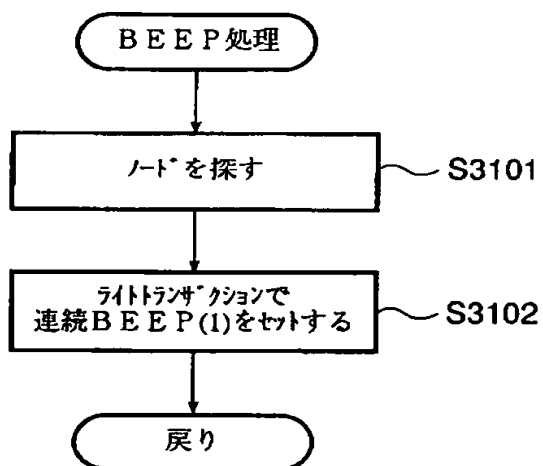
LIGTH = 0 光を出さない

- 1 光を出す
- 2 光を点滅する

POWER = 0 何もしない

- 1 電源をオンにする
- 2 電源をオフにする

【図 3 1】



【書類名】 要約書

【要約】

【課題】 I E E E 1 3 9 4 バスを用いて接続される機器において、上位プロトコルの種類によらず特定の機器に対して希望するイベントを発生させることを可能とし、イベントにより接続機器の特定の判別や電源管理等を容易に行なうことを可能とする。

【解決手段】 1 3 9 4 ノードの E V E N T \_ C O N T R O L レジスタに 1 3 9 4 ライトトランズアクションにより、イベント情報（B E E P, L I G H T, P O W E R の各指定）を書き込むことにより、それぞれの値に対応するイベントを指定された機器で起こさせる。「B E E P」は、指定された機器から音を発することを、「L I G H T」は指定された機器から光を発することを、「P O W E R」は指定された機器の電源のオン・オフを指示することにより夫々の指示に従った制御を可能とする。

【選択図】 図 3 0

出 願 人 履 歴 情 報

識別番号 [000001007]

1. 変更年月日	1990年 8月30日
[変更理由]	新規登録
住 所	東京都大田区下丸子3丁目30番2号
氏 名	キャノン株式会社